



FPGAプロトタイプメーカーのFPGA開発とFPGAを持ちいたボードの回路設計

FPGAの受託開発と開発されたFPGAを用いたボードの回路設計

募集職種

人材紹介会社

ブレイン・インターナショナル株式会社

採用企業名

USサンノゼに本社を置くFPGAプロトタイプメーカー

求人ID

996554

会社の種類

中小企業 (従業員300名以下) - 外資系企業

外国人の割合

外国人 少数

勤務形態

正社員

勤務地

東京都 23区, 大田区

最寄駅

京浜東北線 (東京-横浜)、 大森駅

給与

550万円 ~ 650万円

勤務時間

9時~18時

休日・休暇

土日祭日、年末年始、夏季休暇制度、有給休暇制度、特別休暇、年間休日120日

更新日

2020年11月29日 00:00

応募必要条件

職務経験

3年以上

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル (英語使用比率: 25%程度)

日本語レベル

ビジネス会話レベル

最終学歴

専門学校卒

現在のビザ

日本での就労許可が必要です

募集要項

FPGAプロトタイピング・ソリューションを提供する世界有数の企業です。

SoCの設計期間を短縮するSoC/ASIC開発ソリューションのご提供に力を注いでいます。

2003年にカリフォルニア州サンノゼに設立されたASICエミュレーション、FPGA

プロトタイピング、SoC検証テクノロジーに関する幅広い知識を持つシリコン

バレーの開発部門で製品開発が行われています。

日本法人は、2014年にスタートしています。

提案している製品は下記になります。

- ・FPGAベースのSoCプロトタイピングハードウェアと自動化ソフトウェア
- ・Prototype Ready IPプラットフォームとアクセサリ
- ・システム検証及び加速案の設計
- ・日本で開発された製品Proto Bridge
- ・FPGA受託設計開発(パートナーへのアウトソース含む)
- ・FPGAを用いたボード回路設計及び量産(パートナーへのアウトソース含む)

上記の製品を日本の顧客企業への提案を進める中で、顧客企業からの開発依頼に

基づき開発を担当していただきます。

ポジションは2ポジションになります

1.FPGAの開発

2.FPGAを用いたボードの回路設計

スキル・資格

必要な経験

1.FPGA開発ポジション

- ・FPGAの開発経験
- ・CPU、SoC、ASIC開発経験があり、FPGAの開発に意欲のある方
- ・英語の読み書きが可能なレベル
- ・対人コミュニケーション能力

2.回路設計

- ・SoC、FPGA、ASIC、CPUを用いたボード回路設計経験
- ・英語の読み書きレベル
- ・対人コミュニケーション能力

会社説明

**35年間の実績がすべてを語る躍進するIT/電子業界・IC/半導体業界に精通
適職・天職を貴方に**

ブレイン・インターナショナルのご紹介:

ブレイン・インターナショナルは電子・半導体業界にフォーカスした人材紹介会社です。電子・半導体業界の求人案件数は常時200～300件をご提供。業界に精通したコンサルタントが、求職者のみなさまとマンツーマンで相談にのり、求職者様が本当に欲しい企業の職

場環境・社風なども含めた情報をご提供いたします。また、経営者のご紹介も行っております。

ブレイン・インターナショナル株式会社の特徴について:

当社の紹介は、スカウト型をベースにしていますので、一度にご紹介ができる絶対数は少ないかもしれませんが、文字通りの手作り型で、マンツーマンでスタートから入社後までトータルにサポートさせていただく点に特徴があります。

- 紹介する企業が所属する業界と技術内容をよく理解しています。
- 紹介する企業の業界での位置や企業文化、製品の特長、技術をよく理解しています。
- 企業の求人背景や求める要件について、企業が提出する求人票だけでなく、より詳細をお伝えします。