

デジタル回路設計（FPGA）エンジニア

株式会社エビデントでの募集です。 弱電回路設計のご経験のある方は歓迎です。

募集職種

人材紹介会社
株式会社ジェイ エイ シー リクルートメント

採用企業名
株式会社エビデント

求人ID
1625098

業種
電気・電子・半導体

会社の種類
外資系企業

雇用形態
正社員

勤務地
その他東京

給与
450万円 ~ 900万円

勤務時間
08:45 ~ 17:30

休日・休暇
【有給休暇】・入社月に応じて月初から有給休暇の付与あり ・入社7ヶ月目には最低10日以上 【休日】完全週休二日制 土日 祝日…

更新日
2026年11月26日 16:14

応募必要条件

キャリアレベル
中途経験者レベル

英語レベル
ビジネス会話レベル

日本語レベル
ネイティブレベル

最終学歴
大学卒： 学士号

現在のビザ
日本での就労許可が必要です

募集要項

【求人No NJB2370800】
■ミッション、役割
レーザー走査型顕微鏡（レーザーで物体を細かく観察できる顕微鏡）におけるシステム設計および電気系開発

■具体的な業務内容（短期・長期）
次世代のレーザー走査型顕微鏡（生物系）の開発プロジェクトにおいて、デジタル回路・FPGAを中心としたシステム設計

および開発業務をお任せします。

入社後、レーザー走査型顕微鏡（生物系）の開発プロジェクトのうち、アナログ / 高速デジタル回路におけるFPGAを中心とした開発業務またはシステム設計業務を担当
・長期的（３５年後）には、システム設計またはマネジメント業務等の難易度の高い業務をアサイン予定

■入社直後のサポート体制
ベテランのチームリーダーが直接メンターとしてサポートします

■職務の魅力
当職場ではエビデント製品の電気系開発を担当しています。
製品に搭載するハードウェア（デジタル系、アナログ系両方の技術満載）、それを制御する組み込みソフトウェア / FPGA、顕微鏡向けデジタルカメラなどの技術があります。
ベテラン技術者から新入社員まで年齢構成も幅広く、また扱っている製品も多岐にわたり、多くの技術を持つ職場です。

■入社後のキャリア
・数年はエンジニアとして、アサインされた業務を通じて、技術力を高めながら事業貢献を果たし、開発の中核人材を目指していただきます。
・長期的（３５年後）には、キャリア面談などを通してアーキテクトやプランニング、シニアエンジニア、マネジメントをなどの高度なキャリアパスを想定した業務を見据えながら、ご自身の強みを発揮できる業務を行うことができます。

■提供機会・サポート体制
ビジネススキル教育、機能別専門技術教育、キャリア別スキル教育など、HR部門と連携した教育プログラムを活用し、前記キャリアパス実現を目指すことができます。

スキル・資格

【必須要件】
■専門スキル・資格等：
・FPGAを中心としたデジタル回路設計スキル
（要求仕様の理解を踏まえたRTL設計、シミュレーションによる検証、実機評価・デバッグまでを一連で遂行した経験）

■経験（経験年数）
・開発部門における製品開発経験：3年以上
・FPGAを用いたデジタル回路設計の実務経験

■求める人材像
・顧客要求や製品仕様を理解した上で、FPGA技術を用いた開発を進めることができる方
・技術課題に対して受け身にならず、自ら仮説を立てて検証・改善を行える方
・FPGAを軸として、メカ・光学・アプリケーションソフトウェア技術者と技術的な議論を行いながら、開発を進めることができる方

【歓迎要件】
■英語力：
海外拠点とのミーティングやディスカッションに抵抗がない方

■専門スキル・資格等：
・システム設計（ソフト、電気、メカの複合する製品開発）

■経験（経験年数）
・自社製品（メーカー）での開発経験
・FPGAを中心としたデジタル回路設計の開発経験：5年以上
・ゼロから回路設計を立ち上げた経験
・デジタル回路を中心として、アナログ回路設計、組込み開発設計に知見のある方

会社説明

生物顕微鏡、工業用顕微鏡の開発、製造、販売及びソリューションの提供等に関する事業