

Accelerator IP Design Engineer (ASIC, RTL)

募集職種

人材紹介会社
株式会社 JAC International

採用企業名
Pioneering Edge AI and Next-Generation Semiconductor Innovation

求人ID
1619580

業種
その他

雇用形態
正社員

勤務地
東京都 23区

給与
800万円 ~ 経験考慮の上、応相談

更新日
2026年10月29日 17:13

応募必要条件

職務経験
3年以上

キャリアレベル
中途経験者レベル

英語レベル
ビジネス会話レベル

日本語レベル
ビジネス会話レベル

最終学歴
大学卒： 学士号

現在のビザ
日本での就労許可が必要です

募集要項

As an Accelerator IP Design Engineer (ASIC, RTL), you will contribute to the design and development of next-generation AI accelerator IP and SoC solutions for edge AI applications.

Working closely with architecture, compiler, and verification teams, you will be responsible for RTL design, microarchitecture optimization, ASIC implementation activities, and system integration, helping to deliver highly efficient AI hardware platforms.

■Key Responsibilities
-Design and develop RTL modules for AI accelerator IPs.
-Perform module-level verification and debugging activities.
-Support synthesis, static timing analysis (STA), and power estimation.
-Optimize microarchitecture for performance, area, and power efficiency.
-Collaborate with architecture and compiler teams on new feature development.
-Support SoC integration activities using internal and third-party IPs.
-Participate in IP-level and SoC-level verification using SystemVerilog and UVM.
-Contribute to engineering best practices, documentation, testing, and CI workflows.

Employee Benefits:
-Bachelor's degree in Electrical Engineering, Computer Engineering, Computer Science, or a related discipline.
-Strong experience in RTL design and ASIC development.
-Experience with Verilog/SystemVerilog-based hardware design.
-Knowledge of synthesis, timing closure, and power optimization methodologies.
-Experience with digital design debugging and verification.
-Understanding of SoC architectures and IP integration.
-Strong problem-solving and analytical skills.
-Ability to collaborate effectively in a multidisciplinary engineering environment.

スキル・資格

-Bachelor's degree in Electrical Engineering, Computer Engineering, Computer Science, or a related discipline.
-Strong experience in RTL design and ASIC development.
-Experience with Verilog/SystemVerilog-based hardware design.
-Knowledge of synthesis, timing closure, and power optimization methodologies.
-Experience with digital design debugging and verification.
-Understanding of SoC architectures and IP integration.
-Strong problem-solving and analytical skills.
-Ability to collaborate effectively in a multidisciplinary engineering environment.

会社説明

新たに日本マーケットに参入される外資系企業や、日本でさらなるビジネス拡大をお考えの外資系企業のお客様に、私たちは最適な採用サポートを提供いたします。1975年に英国初の日系人材紹介会社としてロンドンで創業し、その後シンガポール、日本、マレーシア、インドネシア、タイ、中国の7カ国（また2011 年には香港・韓国にも拠点を新設予定）でグローバル人材紹介会社として事業を拡大してきたジェイ エイ シーは、そのバックグラウンドから、海外文化への深い理解を持ち合わせています。グローバルに事業を展開する日系人材紹介会社のリーディングカンパニーとして、私たちは他に類のない人材ネットワークから、日本人の優秀なバイリンガル人 材や外国人のプロフェッショナル人材をご提供することが可能です。幅広い業種、職種においてのエキスパートである当社のネイティブあるいはバイリンガルコ ンサルタントが皆様のパートナーとなり、適材適所で人材のご紹介をいたします。ジェイ エイ シーが築いてきた特有の歴史、文化、そしてグローバルマーケットでの強みを揺ぎない核として、日本マーケットで躍動する外資系企業のお客様のニーズにさら に的確にお答えするために、ジェイ エイ シー インターナショナルは誕生しました。私たちはアジアやヨーロッパのJAC Recruitment Group海外各社と緊密に連携を取り、お客様の真のニーズを把握した上で、最適なキャンディデイトをご紹介いたします。

?

We provide specialized proactive recruitment support tomultinational clients who are setting up new operations or areexpanding existing business and seeking further growth in theJapanese market.As the first Japanese recruitment company to set up operations in theUK in 1975, understanding foreign cultures is second nature to us.With our extensive global network and historically leading position asrecruitment consultancy to Japanese corporations, we have access toan unrivaled pool of bilingual Japanese and foreign professionals.Our professional consultants are experts in a range of Industries andfunctions and all have extensive multicultural experience.Based on JAC’s unique history, culture and market strength, JACInternational was founded to provide dedicated support to ourmultinational corporate clients in Japan.

JAC International Co., Ltd. is a wholly owned subsidiary of JAC Recruitment. Co., Ltd.