CYIENT

Logic Design of CMOS Image Sensors

募集職種

採用企業名
CYIENT株式会社

求人ID
1615932

業種
ITコンサルティング

雇用形態
正社員

勤務地
神奈川県, 厚木市

給与
700万円 ~ 900万円

勤務時間
9am - 6pm JST

休日・休暇
In accordance with company regulations

更新日
2026年11月16日 07:00

応募必要条件

職務経験
1年以上

キャリアレベル
中途経験者レベル

英語レベル
日常会話レベル

日本語レベル
流暢レベル

最終学歴
高等学校卒

現在のビザ
日本での就労許可が必要です

募集要項

≪Job Description & Position Highlights≫

- Design and develop logic circuits for CMOS image sensors, covering RTL coding, simulation, and verification
- Use Verilog HDL and EDA tools to design and verify advanced semiconductor technologies, contributing directly to product development
- Leverage LSI design and verification expertise while expanding technical capabilities into FPGA, SoC, and other semiconductor fields
- Collaborate with cross-functional semiconductor design teams while strengthening practical skills in Linux, SVA, Xcelium, and related technologies

【Job Responsibilities】
We are looking for engineers specialized in FPGA, SoC, and semiconductor design and verification.

< Key Responsibilities >

- Design and develop logic circuits for CMOS image sensors
- Perform RTL coding and verification using Verilog HDL
- Create and execute simulation and verification plans
- Collaborate with cross-functional semiconductor design teams

【Employment Type】
Permanent employee

【Salary】
700万円 ~ 900万円以上

【Working Hours】
9am-6pm JST

【Work Location】
Hon-Atsugi

【Holidays & Leave】
In accordance with company regulations

【Benefits & Welfare】
In accordance with company regulations

スキル・資格

【Required Skills】

- Experience in LSI logic circuit design and verification
- Strong Verilog HDL coding skills
- Experience with Linux environments, SVA, Xcelium, and EDA tools
- Good communication skills
- Japanese N2 and Above

【Good to Have】

- CMOS image sensor domain experience

会社説明