

CYIENT

Semiconductor / FPGA / SoC (半導体 / FPGA / SoC)

募集職種

採用企業名

CYIENT株式会社

求人ID

1600183

業種

ITコンサルティング

雇用形態

正社員

勤務地

東京都 23区

給与

1000万円 ~ 1100万円

勤務時間

In accordance with company regulations/会社の規定に準ずる

休日・休暇

In accordance with company regulations/会社の規定に準ずる

更新日

2026年08月25日 01:00

応募必要条件

職務経験

1年以上

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル

日本語レベル

ビジネス会話レベル

最終学歴

高等学校卒

現在のビザ

日本での就労許可が必要です

募集要項

«Job Description & Position Highlights»

- Responsible for FPGA and SoC design and verification, LSI evaluation, and hardware-software integration
- You will be involved in the entire process from FPGA and SoC design through verification, allowing you to deepen your expertise in semiconductor development
- You can contribute to improving product quality through logic design, LSI verification, and hardware-software integration
- You can gain experience in cutting-edge semiconductor development by utilizing Linux environments and FPGA development tools

(募集要項・本ポジションの魅力)

- FPGA・SoCの設計・検証やLSI評価、ハードウェア・ソフトウェア統合を担当
- FPGA・SoCの設計から検証まで一貫して携わり、半導体開発の専門性を高められる
- 論理設計やLSI検証、ハードウェア・ソフトウェア統合を通じて製品品質向上に貢献できる
- Linux環境やFPGA開発ツールを活用し、先端半導体開発の経験を積める

【Job Responsibilities】

- Develop and verify FPGA/SoC designs
- Perform LSI validation and hardware/software integration
- Work on logic design, simulation, and debugging
- Prepare design and validation documentation

（業務内容）

- FPGA/SoCの設計および検証
- LSIの検証およびハードウェア / ソフトウェアの統合
- 論理設計、シミュレーション、デバッグ
- 設計および検証に関するドキュメントの作成

【Employment Type / 雇用形態】

Permanent employee

正社員

【Salary / 給与】

10~11 Million Yen | 1000 ~ 1100万円

【Working Hours / 就業時間】

In accordance with company regulations

会社の規定に準ずる

【Work Location / 勤務地】

Kokubunji / Totsuka

国分寺 / 戸塚

【Holidays & Leave / 休日休暇】

In accordance with company regulations

会社の規定に準ずる

【Benefits & Welfare / 待遇・福利厚生】

In accordance with company regulations

会社の規定に準ずる

スキル・資格**【Requirements】**

- Verilog / SystemVerilog / HDL
- FPGA tools (Vivado, Quartus, etc.)
- Linux-based development environment
- Language: N2 and Above

（応募要件）

- Verilog / SystemVerilog / HDL
- FPGAツール（Vivado、Quartusなど）
- Linuxベースの開発環境
- 日本語能力：N2以上

【Good to Have】

- PCIe / communication protocols
- LSI or chip-level validation
- Embedded software understanding

（歓迎要件）

- PCIe / 通信プロトコル
- LSIまたはチップレベルの検証
- 組み込みソフトウェアに関する知識

会社説明