

デジタル回路設計（FPGA）エンジニア

弱電回路設計のご経験のある方は歓迎です。

募集職種

人材紹介会社
株式会社ジェイ エイ シー リクルートメント

採用企業名
非公開

求人ID
1596887

業種
電気・電子・半導体

会社の種類
外資系企業

雇用形態
正社員

勤務地
その他東京

給与
450万円 ~ 850万円

勤務時間
08:45 ~ 17:30

休日・休暇
詳細は求人ご紹介時にご案内いたします。

更新日
2026年11月13日 07:00

応募必要条件

キャリアレベル
中途経験者レベル

英語レベル
ビジネス会話レベル

日本語レベル
ネイティブレベル

最終学歴
大学卒： 学士号

現在のビザ
日本での就労許可が必要です

募集要項

【求人No NJB2370800】
■具体的な業務内容
自社製品の開発プロジェクトにおいて、デジタル回路・FPGAを中心としたシステム設計および開発業務

スキル・資格

【必須要件】
■FPGAを中心としたデジタル回路設計スキル

会社説明

ご紹介時にご案内いたします