



オンサイトプロジェクトエンジニア（IPまたはSoC開発/Onsite Project Engineer IP 10MY

IT業界でのキャリアアップをサポートします！

募集職種

人材紹介会社

フィデル・コンサルティング株式会社

求人ID

1586369

業種

ITコンサルティング

雇用形態

正社員

勤務地

東京都 23区

給与

1000万円 ~ 1200万円

更新日

2026年04月13日 11:56

応募必要条件

職務経験

6年以上

キャリアレベル

中途経験者レベル

英語レベル

ビジネス会話レベル

日本語レベル

ビジネス会話レベル

最終学歴

大学卒：学士号

現在のビザ

日本での就労許可が必要です

募集要項

魅力的なポイント：

- 7nm/5nmといった先端ノードを用いた半導体設計（IP/SoC）の全ライフサイクル（RTLからテープアウトまで）に携わり、エンドツーエンドの経験を積むことができます。
- PPA最適化、低消費電力設計（UPF/CPF）、タイミング解析、物理設計といったVLSI設計分野における深い専門知識を習得できます。
- グローバルな環境で複雑かつ大規模なプロジェクトを主導し、リーダーシップ、ステークホルダーマネジメント、デリバリー能力を強化できます。

年収：1,000万円以上

職務内容

- オンサイトプロジェクトエンジニアは、IP/SoC開発におけるエンドツーエンドの半導体設計プログラムを主導する主要な役割を担います。

- 候補者は、厳格なスケジュール、スコープ、品質目標が設定された複雑なVLSIプロジェクトを担当するチームの一員となります。
- 物理ベース合成に関する実践的な知識
- スクリプトフローとスクリプトの開発および保守
- 制約開発に関する十分な知識
- 電力、性能、面積（PPA）を最適化する設計
- タイミング、面積、電力、QoRに関するレポートの作成とレビュー
- 低消費電力実装（UPF/CPFベースのフロー）のサポート
- マルチモードにおけるレイアウト前後のタイミング解析に関する実践的な知識
- FormalityやConformalなどの業界標準ツールを用いたLogix等価性チェックの経験
- DFTモードに関する知識があれば尚可。フロアプランニング、パワープランニング、CTS、ルーティングなどの物理設計業務の実務経験

スキル・資格

応募資格：

- VLSI/ASIC/SoC分野における半導体（SoC）開発プロジェクトでの5年以上の実務経験
- チップ設計ライフサイクル全体（アーキテクチャ→RTL→検証→合成→配置配線→サインオフ→テープアウト）に関する深い理解
- RTL開発、検証、または物理設計の実務経験
- 半導体開発プロセス（Lint/CDC/STA/DFT/P&Rなど）に関する確かな理解
- 半導体プロセスに関する深い知識（7nm/5nm/先端ノードが望ましい）
- IP統合またはフルチップSoCプログラムの経験
- MS Word、PowerPoint、Excel、MS Teamsなどの日常的なコミュニケーションツール（MS Office）の使用経験
- 複数拠点/オフショアチームとの協業経験
- 5年以上のプロジェクト実行経験（スケジュール、品質、リスク管理）
- 多くの不確実性を伴う技術プロジェクトにおいて、情報を整理し、明確なガイダンスを提供する能力
- ペースの速い、期限厳守の環境で業務を遂行する能力
- 多文化チームとの協業において信頼関係を構築するための優れたコミュニケーション能力
- 原因分析と論理的アプローチを通じて、複数の領域にまたがる問題を解決する能力
- 優れたステークホルダーマネジメントおよびコミュニケーション能力
- 強力なリーダーシップとメンタリング能力、問題解決能力、意思決定能力
- 先端ノード（7nm/5nm/以下）での経験
- 低消費電力設計技術に関する知識
- UPFに関する知識
- 高周波設計（>1GHz）の経験
- DFT統合に関する知識
- SoCレベル合成の経験
- 学士号または修士号電気・電子・計測工学

言語：ビジネスレベルの日本語（日本語能力試験N2）およびビジネスレベルの英語

会社説明