



## 【東京・神奈川】回路設計エンジニア

メーカー直請90%以上 | 成長産業のプロジェクトを中心とした受注案件

### 募集職種

採用企業名  
株式会社feat

求人ID  
1585595

業種  
電気・電子・半導体

会社の種類  
中小企業 (従業員300名以下)

雇用形態  
正社員

勤務地  
東京都 23区, 渋谷区

最寄駅  
山手線、 渋谷駅

給与  
400万円 ~ 700万円

勤務時間  
9:00~18:00 (実働8h、休憩1h) ※就業先企業の規定に準じることがあります

休日・休暇  
完全週休2日制

更新日  
2026年04月21日 14:00

### 応募必要条件

職務経験  
1年以上

キャリアレベル  
中途経験者レベル

英語レベル  
無し

日本語レベル  
ネイティブ

最終学歴  
高等学校卒

現在のビザ  
日本での就労許可が必要です

### 募集要項

#### 《募集要項・本ポジションの魅力》

- デジタル・アナログ回路設計から評価まで一貫して担当する回路設計エンジニア

- ・大手メーカー案件に直請で関わるため、上流設計から携われる
- ・オシロスコープや解析ツールを用いた検証・評価経験を積むことで専門性を高められる
- ・資格手当や社宅補助、研修制度など福利厚生が充実し、長期的に働きやすい環境

#### 【業務内容】

大手メーカー様内で、情報家電・自動車・産業機器等における、回路設計～シュミレーション～回路評価業務をお任せします（デジタル・アナログ）

※ご経験やスキルに応じて決定します。

- ・基本設計：製品を作る上での全体機能を把握した回路設計、部品選定
- ・詳細設計：電気CADでの図面作成、回路図シュミレータを使用しての検証・解析
- ・回路評価：試作基板を使用し設計仕様書通りの動作になっているか、オシロスコープやアナライザーを使用し検証

#### ■プロジェクト例：

- ・家電メーカー様：ビデオカメラの回路・基板設計、VA/VE推進、EMC対策検討、熱設計
- ・医療機器メーカー様：パルスオキシメータの回路・基板設計、EMC対策検討、熱設計
- ・装置メーカー様：大型露光機の回路・基板設計、VA/VE推進、EMC対策検討、熱設計
- ・通信機器メーカー様：通信サーバー用の回路・部品選定、EMC対策検討、熱設計
- ・車載機器メーカー様：ECUの回路設計、EMC対策検討、熱設計

#### 【雇用形態】

正社員

※試用期間あり、3ヶ月（試用期間中の待遇・勤務条件は試用期間後と変わりありません）

#### 【給与】

想定年収：400万円～660万円

月給：330,000円～550,000円

#### 【就業時間】

9:00～18:00（実働8h、休憩1h）

※就業先企業の規定に準じることがあります

#### 【勤務地】

<株式会社feat 本社>

東京都渋谷区猿楽町3-3 Imas Shibuya3F

<横浜技術センター>

神奈川県横浜市神奈川区栄町2-9 東部ヨコハマビル2F

#### ■アクセス：

<株式会社feat本社>

・JR「渋谷駅」新南改札渋谷サクラステージ経由徒歩7分

・東急東横線「代官山駅」北口改札から徒歩8分

<横浜技術センター>

・JR各線「横浜駅」きた東口A出口から徒歩8分

・京急神奈川駅 改札口から徒歩2分

■受動喫煙対策：オフィス内原則禁煙（喫煙スペースあり）

#### 【休日休暇】

- ・年間休日124日
- ・完全週休2日制
- ・有給休暇（取得実績：77.6%、国の平均有給取得率：58.3%）
- ・育児休業（取得希望者：100%取得、復帰率：100%）
- ・介護休業
- ・慶弔休暇

#### 【待遇・福利厚生】

- ・社会保険完備（健康保険、厚生年金、雇用保険、労災保険）
- ・交通費：支給上限あり（月額50,000円）
- ・残業代：全額支給
- ・資格手当：対象資格（100種類以上）を取得申請した月より毎月支給（MAX5万円/月）
- ・役職手当：毎月支給
- ・健康診断（年1回）
- ・慶弔見舞金（結婚・出産祝金、弔慰見舞金）
- ・退職金共済
- ・社内表彰制度
- ・社員紹介制度（報奨金あり）
- ・忘年会（自由参加、全額会社負担）
- ・借上社宅制度（家賃半額補助、敷金・礼金・保険料・引越し代会社負担）
- ・ハラスメント相談窓口
- ・宿泊・レジャー・スポーツ・ショッピング・グルメ・施設を法人会員価格にて利用可
- ・健康優良法人2026
- ・ワーク・ライフ・バランス推進企業認証
- ・独自のe-Learning講座 受講可能
- ・社内勉強会

## スキル・資格

#### 【必須要件】

【必須条件】

- デジアナいずれかの回路設計経験（半年以上）

【歓迎要件】

- CR-8000、OrCADなどの電気系CAD経験者
- 製品を構成する電気システム全体やFPGA・CPLDを使用した回路ブロックを設計した経験

【求める人物像】

- 新しい技術の習得に前向きな方
- 課題意識とスピード感を持って、業務に取り組める方
- 顧客に対して、追加提案ができる方

---

会社説明