



## デジタル回路設計

半導体デバイスメーカーでの募集です。弱電回路設計のご経験のある方は歓迎です。

### 募集職種

#### 人材紹介会社

株式会社ジェイ エイ シー リクルートメント

#### 採用企業名

半導体デバイスメーカー

#### 求人ID

1579127

#### 業種

電気・電子・半導体

#### 雇用形態

正社員

#### 勤務地

山梨県

#### 給与

600万円～900万円

#### 勤務時間

08:30～17:15

#### 休日・休暇

【有給休暇】有給休暇は入社時から付与されます 年次有給休暇25日。年間25日付与（入社1年目22日）。  
・入社直後3日  
・入社...

#### 更新日

2026年02月19日 16:46

### 応募必要条件

#### キャリアレベル

中途経験者レベル

#### 英語レベル

ビジネス会話レベル

#### 日本語レベル

ネイティブ

#### 最終学歴

専門学校卒

#### 現在のビザ

日本での就労許可が必要です

### 募集要項

【求人No NJB2273280】

国内外の大手電機メーカーに向けたIP（開発・設計データ）仕様構想、開発 評価までをご担当いただきます。

【具体的には】

- ・顧客要求や構想に基づいたIPの仕様決め
  - ・カスタマイズ設計、評価、製品の担当者として着任していただき、構想設計～評価までお任せいたします。
- 当社製品はほぼオーダーメイドで、平均3～6ヶ月の期間で担当していただきます。

<業務例>

- ・自動車：車載カメラ向けASIC/FPGAの設計、評価、障害解析
- ・医療：エアフローセンサー開発における設計

- ・電化製品：監視カメラ向けLSI論理回路設計、スマートフォン、タブレット用LSIのRTL設計
  - ・検証、通信機器におけるロジック回路の設計
  - ・検証など
- 

## スキル・資格

【必須要件】※下記いずれかを満たす方

- デジタル回路設計の設計経験
- ソフトウェア（C言語）を業務で使用していた方
- ビジネスレベルでの英語ができる方

【歓迎要件】

- FPGA設計経験
- ASIC設計経験
- LSIバックエンド（レイアウト設計）経験
- RTL回路設計・RTL回路検証の経験

<語学力>

必要条件：英語中級

---

## 会社説明

ご紹介時にご案内いたします