



TOPOLOGIC

設計・開発職 | 半導体の磁性体メモリを担当 | 東大発スタートアップ企業 | フルフレックスタイム制

開発拠点の大阪での募集です。

募集職種

採用企業名

[Topologic株式会社](#)

求人ID

1567353

業種

電気・電子・半導体

会社の種類

中小企業 (従業員300名以下)

雇用形態

正社員

勤務地

大阪府, 大阪市住之江区

給与

500万円 ~ 800万円

勤務時間

フレックスタイム（コアタイムなし、所定労働時間8時間(休憩1時間) ※標準労働時間帯 09:00~18:00

休日・休暇

完全週休2日制（土日祝）

更新日

2026年02月02日 01:00

応募必要条件

職務経験

3年以上

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル

日本語レベル

ネイティブ

最終学歴

大学卒：学士号

現在のビザ

日本での就労許可が必要です

募集要項

«募集要項・本ポジションの魅力»

- トポロジカル物質を用いた次世代MRAMの回路設計・レイアウト・評価を担う開発業務
- 東大発ディープテック企業で最先端技術の核心に携わり、将来はマネジメントも目指せる成長機会
- GXに直結する革新的メモリ開発に挑戦でき、社会的インパクトの大きい研究開発が行える魅力

- ・フルフレックス・在宅可・残業少なめで、自律的に働ける環境と集中しやすい研究開発体制を整備

【業務内容】

新素材「トポロジカル物質」を活用した半導体メモリ（MRAM）の研究開発を行う当社にて、メモリの回路設計、レイアウト、回路評価をご担当いただきます。

（仕事内容の変更の範囲 将来的に、ご本人の適性により当社業務全般に変更の可能性があります）

- ・次世代メモリ（MRAM）の回路設計
- ・メモリ技術アーキテクチャー設計
- ・レイアウト設計
- ・回路評価（ウエハレベル評価含む）
- ・MTJの開発・性能向上

■仕事の魅力

東大発の最先端技術を用い、GX（社会課題解決）に直結する次世代メモリ開発のコアを担えます。シリーズA調達済の成長フェーズです。将来的にチームマネジメントも担っていただきたいです。

■配属先

メモリ事業部

■当社の魅力

当社は「トポロジカル物質」の社会実装を目指す東大発ディープテック・スタートアップです。J-Startup選定やNEDOのGX事業採択など、国からも高い期待を受けています。

働き方としては、コアタイムなしのフルフレックスタイム制を導入。デスクワークの日はテレワークも可能です。平均残業は月20時間程度、年間休日は120日と、先端技術の研究開発に集中しながらも、自律的に働ける環境を整備しています。

■当社について

東京大学で研究開発されている量子力学に由来するトポロジカル物質を世の中に実装し、その物性を活かした様々な製品、サービス、研究開発を通じて社会の高度化、効率化に役立てていくことをミッションとしています。2021年7月に設立され、これから社内の研究開発を加速していくフェーズにあります。当社の経営陣はスタートアップを上場させた経営者、国内のVC業界で長年投資をし数多くの企業を上場まで支援した投資家、ノーベル賞級の研究者など様々な背景を持った関係者と緊密に仕事をし、成長できる環境です。また、自分で全てを決めていく立場にあるため、非常に大きなチャレンジになると思います。

<トポロジカル物質を用いたMRAMの優位性>

超高速での情報の書き込み読み出しが可能

<用途事例>

データセンタやスパコンで利用される高速メモリに置いて、消費電力を劇的に下げるメモリ技術を開発中です。将来は世界中のAIが当社メモリの恩恵を受けて高速、高効率で世界中で利用される世界の実現を目指しています。

【雇用形態】

正社員

※試用期間あり、3ヶ月（試用期間中の勤務条件 変更無）

【給与】

想定年収：500万円～800万円

年俸制（分割回数12回）

年俸：5,000,000円～8,000,000円

（年俸¥5,000,000～¥8,000,000、基本給¥416,000～¥666,000を含む/月）

【就業時間】

フレックスタイム制（所定労働時間08時間00分（休憩60分）※コアタイム無し

■標準労働時間帯 09:00～18:00

■残業有（平均残業時間 20時間）

【勤務地】

事業所名開発拠点：大阪府大阪市住之江区南港北2-1-10 ATCビルITM棟 6階M-1-4C

■禁煙環境屋内禁煙（屋内喫煙可能場所あり）

■出張頻度 本社へ年に数回程度

■転勤当面無し

（就業場所の変更の範囲 当社拠点）

※在宅勤務は上長と相談の上で利用可能です。

【休日休暇】

- ・年間休日120日
- ・完全週休二日制
- ・有給休暇（入社直後10日、最高付与日数20日）

【待遇・福利厚生】

- ・通勤手当（会社規定に基づき支給）
- ・社会保険（健康保険、厚生年金、雇用保険、労災保険）

スキル・資格

【必須要件】

いずれかお持ちの方

- メモリ設計技術 (DRAM、MRAM等)
- 電源設計技術
- IF系設計技術
- メモリ評価・信頼性評価技術

【歓迎要件】

- 学会発表（国際、国内）、論文投稿の経験

【選考について】

- 採用人数：1名
- 面接回数：2回 ※一次 web可能／二次 原則対面(応相談)
- 筆記試験 無

会社説明