

【府中/第二新卒歓迎】FPGA/LSIの設計〜残業10h/大手取引多数/最新技術が身につく/転勤無〜

ソニーや日立、東芝、三菱電機等大手と直取引多数/平均勤続年数15年ほど

## 募集職種

### 採用企業名

アドバンスデザインテクノロジー株式会社

### 求人ID

1560065

## 業種

電気・電子・半導体

### 会社の種類

中小企業 (従業員300名以下)

### 雇用形態

正社員

## 勤務地

その他東京, 府中市

### 最寄駅

京王線、 府中駅

## 給与

350万円~450万円

## 勤務時間

フレックスタイム制 (コアタイム:11:00~15:00、休憩時間:60分)

## 休日・休暇

年間休日120日/完全週休2日制(土日祝)・夏季休暇・年末年始休暇・GW・有給休暇・慶弔休暇・結婚休暇・配偶者出産休暇・介護休暇

## 更新日

2025年12月10日 12:00

応募必要条件

## 職務経験

1年以上

## キャリアレベル

中途経験者レベル

## 英語レベル

基礎会話レベル (英語使用比率: 10%程度)

## 日本語レベル

ネイティブ

※英語力は必須ではありません。

# 最終学歴

高等学校卒

### 現在のビザ

日本での就労許可が必要です

### 募集要項

#### ≪募集要項・本ポジションの魅力≫

- LSI・FPGAの設計・検証を担当/大手案件で最先端技術に携わる
- 大手メーカーと直接取引で高度な設計スキルが磨ける
- 自動車・航空・通信など、幅広い業界のプロジェクトに関われる
- フレックスタイム制で柔軟な働き方が可能

#### 【業務内容】

・LSIやFPGAの設計と検証を中心に、開発業務全般をお任せします。

直近は車載系や通信、航空宇宙系の案件が多く、首都圏の大手メーカーを主要顧客として画像処理、データ処理等を行っています。

### <詳細>

- ・大手顧客への常駐案件:全体の8割
- ・プロジェクト期間:短くて半年、長くて数年

\*アサイン先について、取得技術が偏らないように違うプロジェクトにアサインしたり、本人の意思を確認して決定します。

### <担当業務例>

- · SystemC · SystemVerilog設計
- · VHDL · Verilog-HDL設計
- · 論理検証(C言語、Specman 他)
- · IP設計·検証(PCI-Express、USB、S-ATA 他)
- ・CPUバス設計・検証(主にARM系)
- ·FPGA開発(設計~実機評価)
- ·LSI開発(設計~論理合成/STA検証~実機評価)
- ・装置開発(デジタル、アナログ回路設計・評価)

## ■ポジションの魅力

LSI・FPGAは、「半導体の集積回路」のことで、車載関連機器や映像関連機器等、様々なエレクトロニクス製品において、不可欠なものです。ソニーや東芝、三菱電機等の大手顧客と直接取引を行っていることから、最先端の技術に触れられる環境です。

#### ■組織構成

LSIエンジニア約40名で構成されており、案件や対応顧客ごとにチームが分かれています。 少なくて2.3人、多くて10~15名のチームに分かれます。

#### ■就業環境

残業:10h程度

※大手を顧客に抱えているため働き方が整っています。

\*ブラックな労働実態がある企業とは取引をしない事や、社員の「やりたい!」を積極的に叶える環境等、徹底して社員を 第一に考える社風が浸透しています。

## ■当社の魅力

少数精鋭ながら業界内知名度は抜群に高く、主要顧客は、ソニーや日立、東芝、三菱電機等といった大手顧客を多数保持しています。創業以来、継続してご依頼頂いている企業様もおり、技術力と信頼性には定評があります。・売り上げも堅調に推移しており、今後は引き続き受託案件で会社成長をしながら、自社オリジナル製品の開発にも力を入れていきます。

(変更の範囲:会社の定める業務)

## 【雇用形態】

正社員 ※試用期間3ヶ月

### 【給与】

<予定年収>

350万円~450万円

### <賃金形態>

月給制

月額(基本給):210,000円~300,000円

## <昇給有無>

有

## <残業手当>

有

### <給与補足>

※上記はあくまでも想定であり、ご経験/スキルを鑑みて、最終決定させて頂きます。

■昇給:年1回

■賞与:年2回(昨年実績3か月分)

■他:出張手当、役職手当等

※賃金はあくまでも目安の金額であり、選考を通じて上下する可能性があります。

※月給(月額)は固定手当を含めた表記です。

## 【就業時間】

フレックスタイム制 コアタイム:11:00~15:00

フレキシブルタイム:9:00~11:00、15:00~22:00

休憩時間:60分 時間外労働有無:有

<標準的な勤務時間帯>

9:00~18:00

<その他就業時間補足>

■平均残業10H

### 【勤務地】

本社:東京都府中市寿町1-1-3 三ツ木寿町ビル10階

勤務地最寄駅:京王線/府中駅 受動喫煙対策:屋内全面禁煙 変更の範囲:会社の定める事業所

転勤:無

## 【休日休暇】

年間休日日数120日

完全週休2日制(休日は土日祝日)

年間有給休暇10日~20日(下限日数は、入社直後の付与日数となります)

■夏期休暇:9日 ■年末年始休暇:7日

**■**GW:9日

■有給休暇:初年度10日~最大20日

■慶弔休暇 ■結婚休暇:7日 ■配偶者出産休暇 ■介護休暇

### 【待遇・福利厚生】

• 通勤手当:全額支給(非課税の範囲まで)

• 家族手当:子供1名1万円/月(第一子、第二子以降月5千円)

• 社会保険: TJK (東京都情報サービス産業健康保険組合) (健康保険・厚生年金保険・雇用保険・労災保険)

• 退職金制度

• 定年:60歳 ※定年後の再雇用制度あり、65歳まで再雇用。

• 通信教育:実力管理者コース、実力管理者基礎コース、新社会人基本コース<エンジニア編>

• 社外セミナー:ビジネスマナー、表現力アップセミナー

• その他、展示会・セミナーへの参加

## <その他補足>

■ファミリー&グループレジャー

1.健康ランド・各種ガーデンの割引

2.遊園地・動物園・プールの割引

3.スキーツアー・バスツアー・スポーツ観戦等

# ■リゾート施設の利用

1.国内、海外の多数の施設を優待利用

2.保養所の利用(お手頃な料金で使用可能な健保組合直営の保養所は、特にお勧めです)

## ■趣味・教養

コンサートや演劇、美術館や映画の鑑賞料等の他、通信教育の補助

## スキル・資格

## 学歴不問

【必須要件】 ※下記いずれかを満たす方

- 電子/電気工学の関連学科をご卒業の方
- 電子回路設計もしくは電気・電子製品開発の実務経験(デジタル/アナログいずれか)

## 【歓迎要件】

• 画像処理関連、ネットワーク関連のシステム開発の経験

### 【語学力】

• 英語:基礎会話レベル (英語使用比率 10%程度)