



## HWアーキテクチャ設計エンジニア

弱電回路設計のご経験のある方は歓迎です。

### 募集職種

人材紹介会社

株式会社ジェイ エイ シー リクルートメント

採用企業名

非公開

求人ID

1552990

業種

自動車・自動車部品

会社の種類

外資系企業

雇用形態

正社員

勤務地

神奈川県

給与

550万円～900万円

勤務時間

09:00～17:45

休日・休暇

【有給休暇】有給休暇は入社時から付与されます 入社7ヶ月目には最低10日以上 【休日】完全週休二日制 年末年始

更新日

2025年12月13日 04:00

### 応募必要条件

キャリアレベル

中途経験者レベル

英語レベル

ビジネス会話レベル

日本語レベル

ネイティブ

最終学歴

専門学校卒

現在のビザ

日本での就労許可が必要です

### 募集要項

【求人No NJB2264075】

[仕事内容]

- ・OEM顧客との連携を通じて、プロジェクト要件を明確化し、コスト最適化されたハードウェア（HW）コンセプトおよびアーキテクチャを設計していただきます。
- ・次世代車両のE/Eアーキテクチャにおいて、革新的なソリューション開発を推進していただきます。
- ・ソフトウェア、メカニクス、セールス、生産工場など、グローバルな開発ネットワークと協力し、最先端の技術を追求めます。

- ・HWアーキテクチャに組み込むための新たな技術ソリューションを積極的に探求し、製品設計の改善を通じてコスト削減目標の達成を目指します。
- ・設計したHWアーキテクチャに基づき、マイクロコントローラ、電源、高速イーサネット通信、CAN/LIN通信、アナログ/デジタル入出力、eFuseなどで構成される詳細なアナログ/デジタル回路設計をチームと共に実現します。
- ・HW製品の初期立ち上げから詳細な検証まで、幅広く貢献していただきます。
- ・南北アメリカ、ヨーロッパ、アジアの国際的な開発チームと連携し、技術ソリューションの共有と再利用を促進していただきます。

---

## スキル・資格

### [必須の経験・スキル]

- ・HWアーキテクチャ開発およびHWアナログ/デジタル設計における知識・実務経験
- ・回路図作成ツール、回路シミュレーション、Mathcad、Excelなどのツール使用経験
- ・日本語：ビジネスレベルのスキル
- ・英語：TOEIC 800点以上、またはCEFR B2レベル相当

### [歓迎する経験・スキル]

- ・自動車分野での経験
- ・故障解析および設計レビューツール/手法（FMEA、DRBFMなど）の使用経験
- ・E/Eアーキテクチャにおける機能安全規格ISO26262の知識

### [英語の使用頻度]

- ・海外のチームとのコミュニケーション（メール、電話会議など）で日常的に使用します。

### [求める人物像]

- ・責任感があり、結果にコミットできる方
  - ・問題解決能力が高く、顧客やグローバルチームとの協働を楽しめる方
  - ・常に新しい技術を学び、自己成長を続けられる意欲的な方
- 

## 会社説明

ご紹介時にご案内いたします