設計エンジニア(半導体回路/デザイン/MCU)◆韓国語もしくは英語力が必須【日本にいながら海外案件にも携われる】

韓国のファブレスリーダー企業の日本支社採用。在宅勤務・フレックス導入

募集職種

採用企業名
株式会社LX Semicon Japan

求人ID
1542022

業種
電気・電子・半導体

会社の種類
中小企業 (従業員300名以下) - 外資系企業

雇用形態
正社員

勤務地
東京都 23区, 千代田区

最寄駅
丸の内線、　大手町駅

給与
600万円 ~ 1100万円

勤務時間
9:00 〜 18:00（休憩60分）

休日・休暇
完全週休二日制 土 日 祝日 夏季休暇 年末年始　傷病休暇

更新日
2025年11月13日 07:00

応募必要条件

職務経験
3年以上

キャリアレベル
中途経験者レベル

英語レベル
ビジネス会話レベル

日本語レベル
ネイティブ

その他言語
韓国語

韓国語、英語いずれかの語学力必須。

最終学歴
大学卒： 学士号

現在のビザ
日本での就労許可が必要です

募集要項

【募集要項　本ポジションの魅力】

・英語もしくは韓国語を活かせるポジション
・韓国本社と協同プロジェクトへの参加や海外クライアントのプロジェクトなどに携われる
・半導体回路設計など専門性の高い業務
・韓国のファブレスリーダー企業として名高い、業界トップクラスの企業

IT分野のディスプレイに適用される製品をはじめ、TVとスマートフォン分野のディスプレイ製品まで拡大し
韓国内ファブレスを代表する企業のエンジニアとして、下記いずれかの業務を担当頂きます。
下記①～⑥の項目に該当するご経験者の方を求めております。

①半導体アナログ回路設計
■具体的な業務内容：
・アナログ回路設計及び検証
・Mixed IP, FBE(Front/Back-End), PKG,
・SI(Signal Integrity) /PI(Power Integrity),
・本社評価TeamまたはIP設計Teamとの協力設計
・その他臨時要求事項

②半導体デジタル回路設計
■具体的な業務内容：
・アナログまたはディジタルIPデザイン及び検証
・Mixed IP, FBE(Front/Back-End), PKG,
・SI(Signal Integrity) /PI(Power Integrity),
・本社評価TeamまたはIP設計Teamとの協力設計
・その他臨時要求事項

③半導体IPデザインエンジニア
■具体的な業務内容：
・ディジタルロジック設計と検証
・Mixed IP, FBE(Front/Back-End), PKG,
・SI(Signal Integrity) /PI(Power Integrity),
・本社評価TeamまたはIP設計Teamとの協力設計
・その他臨時要求事項

④MCU Analog Engineer
■具体的な業務内容
・Designing and developing analog IP/Integrated Circuit for Consumer and Automotive MCU.
・Analog TOP architecture, IP Design & Verification
・ADC/DAC/, PLL/OSC, High Efficiency/Low Power Power IP, High Accuracy Voltage Reference
・Amplifier, Pre-Driver for motor system

⑤MCU Digita Engineer
■具体的な業務内容：
・Designing and developing digital IP/Integrated Circuit for Consumer and Automotive MCU.
・System Architecture, Digital TOP, IP Design & Verification
・CPU Core(ARM Cortex-M Series/RISC-V), Bus Matix, Memory Controller, Peripherals, CAN/LIN Controller
・Display System (Display Engine, LCD Interface)

⑥Motor Control Algorithm Engineer
■具体的な業務内容：
・Developing motor control algorithm
・Sensorless Motor Conotrol, Vector Control
・System Modeling
・Developing motor and Actuator controller
・Developing PID control algorithm
・Digital signal processing and design Filter

仕事内容変更範囲：会社の指示する業務

雇用形態
正社員（試用期間3か月）

給与条件
年俸制 年収： 600 万円 ～ 1,100 万円 (月収： 49.9 万円 ～ 91.6 万円 / 月額基本給： 32.5 万円 ～ 59.7 万円)
給与は能力・経験等考慮で相談可能

賞与・インセンティブ：賞与： 年 2 回 （6月、12月支給）
昇給：年1回 （4月）
残業手当（定額の残業代＋通常の残業代）
固定残業時間 45時間 / 月（固定残業代 174,000円 ～ 319,000円 / 月）
みなし残業時間：45時間

固定残業時間超過分は別途支給されます

就業時間
就業時間 09:00 〜 18:00
残業 月 10 時間 〜 20 時間程度

勤務地
日本支社　東京都千代田区大手町1-5-1大手町ファーストスクエアイーストタワー11階
最寄駅　各線大手町 駅から徒歩5分

転勤： 無し、出向：無し
変更範囲： 無し

休日
完全週休二日制 土 日 祝日 夏季休暇 年末年始
傷病休暇
年間有給休暇：初年度 10日 4か月目から

社内制度・手当・福利厚生
社会保険完備（健康保険 厚生年金 雇用保険 労災保険）
残業手当
交通費　（上限月50,000円）
退職金制度あり（勤続3年以上から適用）
韓国語の無料研修あり（週1回1時間）
英会話支援(60％以上の出席必須)
福利厚生費支援9,000円／月（従業員間のコミュニケーションの為）
事務所内コーヒー自販機無料利用
誕生日プレゼント支給(上限年15,000円)

スキル・資格

応募必要条件
①アナログ回路設計経験
②半導体アナログ回路経験
③半導体デジタル回路設計の経験
※ポテンシャルでも大歓迎です。

歓迎要件
<スキル>
・アナログ回路の確実な理解と具現能力
・高速アナログ回路経験
・DDI設計に関わる専門知識
・問題分析及び問題解決能力
・継続的な設計プロセスと設計品質改善活動
・相互強力なチームプレー
・すべての作業に積極的に参加
・関連分野での経歴5年以上(修士修了者は3年以上)
・Verilog, System Verilog設計検証経験
・ディジタルロジック設計と検証
・Mixed IP, FBE(Front/Back-End), PKG,
SI(Signal Integrity) /PI(Power Integrity),
・本社評価TeamまたはIP設計Teamとの協力設計

<語学力>
・英語または韓国語スキル
※お話できない方でも大歓迎です。

選考プロセス
適性試験： 有り
面接回数： 2回 〜 3回

会社説明