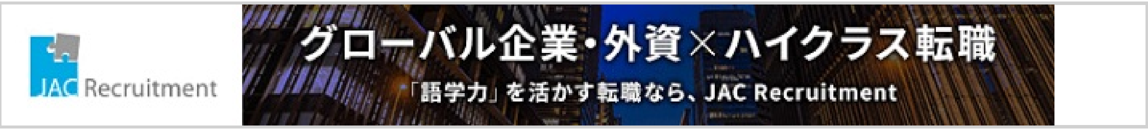
CareerCross



[DSR0065] 【アナログ回路設計】CMOSイメージセンサー（福岡勤務）

ソニーセミコンダクタソリューションズ株式会社での募集です。 弱電回路設計のご経...

募集職種

人材紹介会社
株式会社ジェイ エイ シー リクルートメント

採用企業名
ソニーセミコンダクタソリューションズ株式会社

求人ID
1468523

業種
電気・電子・半導体

雇用形態
正社員

勤務地
福岡県

給与
550万円 ~ 経験考慮の上、応相談

勤務時間
09:00 〜 17:30

休日・休暇
【有給休暇】初年度 17日 1か月目から 【休日】完全週休二日制 土 日 年末年始

更新日
2024年05月09日 17:00

応募必要条件

キャリアレベル
中途経験者レベル

英語レベル
日常会話レベル

日本語レベル
ネイティブ

最終学歴
高等学校卒

現在のビザ
日本での就労許可が必要です

募集要項

【求人No NJB2175217】
★CMOSイメージセンサーのアナログ設計者を募集します。要件開発、設計仕様策定、回路設計/検証（AD/DA、アナログ信号処理回路）、評価、新規回路方式、アーキテクチャ開発業務になります。★

■組織としての担当業務
ソニーの半導体ビジネスを支えるCMOSイメージセンサーを担当しています。
モバイルもしくは、監視カメラ、産業機器向けカメラのカテゴリのCMOSイメージセンサーの製品化開発をアナログ設計を中心として行います。
新機能を顧客へ提案行い、制開発を行うところから、量産化まで幅広く携われます。

■職場雰囲気
顧客からの要求仕様に対して、どう設計仕様に落とし込めるのか、設計検討段階からさまざまな課題を解決しながら開発を進めています。
単なるアナログ設計ではなく、センサー内部のアーキテクチャと顧客のカメラシステムのアーキテクチャの両面でどうあるべきかアナログ設計エンジニアだけでなく、ロジック設計エンジニアや画素設計エンジニアと議論しながら開発しています。
技術教育体制も整っており、組織としてサポートする体制があり、多くの経験者採用の方々が活躍しています。

■担当予定の業務内容
・アナログ回路設計業務
設計仕様策定、回路設計/検証（AD/DA、電圧発生回路、アナログ信号処理回路）、評価、新規回路方式、アーキテクチャ開発業務になります。製造事業所との情報共有、課題発生時の連携など他部署との協業も多いです。
設計後は測定及び製品化チームと協業すると共に、自社工場があるので試作立ち上げのサポートも行います。
アナログ設計を中心に担当いただきますが、担当範囲外の多くの方と関わり、他部署と協力関係を築く中でアナログ設計技術以外の多くの知識を身に着けることができ、大きな成長ができます。

■想定ポジション
担当者、サブリーダー、リーダークラスいずれかのアサインを想定しています。

■描けるキャリアパス
アナログ設計技術を中心にスタートしますが、画素、ロジック（デジタル）設計、FWなどの多くの技術が集約されたイメージセンサーの業務に関われるため、アナログ設計のスペシャリストから、イメージセンサーのプロジェクトリーダーまで幅広いキャリアパスが選択できます。
本人のキャリアプランに合わせ、設計業務の前に製品評価業務を経験して、CMOSイメージセンサーの全体像を把握することも可能です。

■部署からのメッセージ
ソニーのCMOSイメージセンサーは、スマートフォン、デジタルスチルカメラ、カムコーダ、監視/産機カメラ、車載用カメラ、PCカメラ等すでに多くの分野で使用され、最近ではAIの技術を組み込んだセンサも開発され、適用範囲がどんどん広がっています。私たちの職場ではスマートフォン/監視/産機カメラの新規開発CMOSイメージセンサーの設計業務を行っています。
広く最新技術に触れ、新しいことに挑戦したい方には最適な職場です。アナログ設計技術をベースに技術の幅を広げて飛躍したいと考えている方をお待ちしております。

スキル・資格

■必須 半導体アナログ回路設計経験（AD/DAコンバータ、PLL/DLL設計、電源回路、I/F設計、メモリ回路設計等） もしくは高速シリアルインターフェースシステムの設計業務を経験されている方。 ※半導体の種類は問いません。 ■尚可 ・Verilog/Verilog Aの使用経験 ・アナログレイアウト設計経験 ・各種H/W設計経験および特性・機能評価、不良解析経験 ※上記、必須・尚可要件は担当～リーダークラス共通の要件になります。

会社説明

半導体関連製品と電子 ・電気機械器具の研究、開発、生産、販売事業、およびこれに関連、附帯する事業