



グローバル企業・外資×ハイクラス転職

「語学力」を活かす転職なら、JAC Recruitment

ASIC設計（デジタル設計・検証・評価）

大手電子部品メーカーでの募集です。LSI・IC・メモリ設計のご経験のある方は...

募集職種

人材紹介会社

株式会社ジェイ エイ シー リクルートメント

採用企業名

大手電子部品メーカー

求人ID

1468156

業種

電気・電子・半導体

雇用形態

正社員

勤務地

宮城県

給与

500万円～900万円

勤務時間

08:20～17:00

休日・休暇

【有給休暇】有給休暇は入社後4ヶ月目から付与されます 入社7ヶ月目には最低10日以上 【休日】週休二日制 土 日 祝日 GW ...

更新日

2024年05月10日 05:00

応募必要条件

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル

日本語レベル

ネイティブ

最終学歴

専門学校卒

現在のビザ

日本での就労許可が必要です

募集要項

【求人No NJB2151334】

■業務内容

・半導体システム設計、デジタル回路設計、インプリメンテーションを担当頂きます。少数精鋭組織の為、担当範囲の細分化は行われておらず、アナログ設計・デジタル設計・各種検証、評価・ICテスト開発など、半導体開発に広く携わる事が出来ます。

スキル・資格

■必須要件（以下の中のいずれかで合致する経験者） ・半導体設計全般 ・デジタル回路設計（RTL） ・論理合成 ・STA、DFT、APR ・デジタルフィルタ設計 ■尚可要件 ・英語による実務経験（TOEIC 600点以上目安）

会社説明

ご紹介時にご案内いたします