DENSO
DENSO WAVE

【回路設計】 アナログ・デジタルどちらも歓迎/次世代センシング製品/デンソーGr

Job Information

Hiring Company
DENSO WAVE INCORPORATED.

Job ID
1616719

Division
エッジプロダクト事業部

Industry
Machinery

Company Type
Large Company (more than 300 employees)

Job Type
Permanent Full-time

Location
Aichi Prefecture, Chita-gun Agui-cho

Train Description
Kowa Line, Agui Station

Salary
5.5 million yen ~ 10 million yen

Work Hours
フレックスタイム制あり (コアタイム：10:10 ~ 15:25)

Holidays
完全週休2日制 (土日)

Refreshed
November 10th, 2026 11:00

General Requirements

Minimum Experience Level
Over 3 years

Career Level
Mid Career

Minimum English Level
Daily Conversation Level

Minimum Japanese Level
Native Level

Minimum Education Level
Bachelor's Degree

Visa Status
Permission to work in Japan required

Job Description

≪募集要項・本ポジションの魅力≫

- センシング製品のアナログ・デジタル回路設計やFPGA設計を担当し、仕様検討から製品化・量産化まで一貫して推

進
- デンソーグループの先進技術を活用し、自ら設計した回路やFPGAで製品性能・安全性を支え、新たな価値を創出
- 光学・ソフトウェアなど多分野の技術者と協働し、製品全体を見渡す設計力を磨きながら、新製品企画や顧客提案にも挑戦
- 想定年収580万～920万円、フレックス・在宅勤務・副業可、年間休日121日、カフェテリアプラン7万円分など福利厚生も充実

【業務内容】
デンソーGrの先進技術を活用したセンシング製品の開発を担当いただきます。
回路・FPGA設計を中心に、光学やソフトウェアの技術者と連携しながら、製品化まで一貫して携わることができます。
自らの技術で新たなセンシング製品を生み出し、お客様の課題解決や価値創出に貢献できる仕事です。

＜具体的には＞

- 回路設計(デジタル/アナログ・電源・インターフェース)
- VHDLを用いたFPGA設計
- センシング技術の探索・評価
- 関連部門と連携した製品開発
  （従事すべき業務の変更の範囲：当社業務全般に変更の可能性あり）

■募集背景：
当社主力事業であるOEM事業拡大に向け、その主軸であるセンシング製品の電気・電子回路/FPGA設計人材を募集します。
既存の大手OEM顧客向け製品に加え、新規OEM顧客向けの製品開発も進行しており、事業成長を加速させる重要フェーズにあります。将来的には、設計業務以外にも、新製品企画や顧客提案活動にも関わり、技術力を事業成長につなげる中核人材としての活躍を期待しています。

■配属先情報：
エッジプロダクト事業部（テレワーク制度あり）

■魅力：
自分の設計した回路/FPGAが、顧客の現場で使われるセンシング製品の性能・安全性・信頼性を直接支えます。
仕様検討から量産化まで一連の開発に関われるため、部分設計にとどまらず、製品全体を理解したエンジニアとして成長できます。顧客要求、品質、コスト、納期を踏まえた実践的な開発に挑戦でき、技術力と事業貢献の両方を実感できる仕事です。

■企業・求人の特色：
グローバルに事業成長し続けるデンソーグループにおける非車載事業領域の中核グループ会社として、工場・機器制御、FA、QRコードを含む自動認識の3領域でさまざまな製品やソリューションを事業展開

■職場環境：
光学、ソフトウェアなど多様な専門分野のエンジニアと連携しながら、仕様検討から量産化まで製品開発全体に携われる環境です。テレワーク制度や有給休暇制度も利用しやすく、柔軟な働き方が可能です。

【雇用形態】
正社員
※試用期間あり、3ヶ月(試用期間中の勤務条件:変更有)
※試用期間中の労働条件：フレックスタイム制度の利用は試用期間終了後(入社3か月後)から可能となります。
※試用期間中の就業時間：08:40～17:40 (愛知) / 09:00～18:00 (東京)

【給与】
想定年収：580万円~920万円（月給制）
月給：255,000円~ (月給は新卒初任給記載)
（月給¥255,000~、基本給¥255,000~を含む/月）

＜年収例＞
・29歳(大卒入社7年目) 580万円(残業代含まず)
・33歳(大卒入社11年目) 680万円(残業代含まず)
・36歳(大卒入社14年目) 770万円(残業代含まず)
・42歳(大卒入社20年目) 1000万円 ※マネジメント職の場合

■残業手当：あり (残業時間に応じて別途支給)
■昇給：年1回
※昇格要件について：係長昇格:TOEIC 510点 / 課長昇格:TOEIC 600点 の得点が必要となります
■賞与：年2回

【就業時間】
フレックスタイム制あり (コアタイム：10:10～15:25)
■所定労働時間: 08時間00分、休憩60分
■残業：あり (平均残業時間：25時間)

【勤務地】
本社：愛知県知多郡阿久比町大字草木字芳池1番
（就業場所の変更の範囲：応募求人の勤務地以外への変更の可能性なし）
■最寄駅：名古屋鉄道名鉄河和線阿久比駅（阿久比駅より車で15分）
■喫煙環境：屋内全面禁煙
■転勤：当面なし
■在宅勤務：会社制度としてリモート環境を整えております。運用ルールは部署に一任しております。

【休日休暇】

- **年間休日121日**

- **完全週休二日制(土日)**
- **有給休暇：入社直後1日、最高付与日数20日 (入社日に合わせて付与)**
- **その他：GW、夏季、年末年始など**

【待遇・福利厚生】

- 通勤手当(会社規定に基づき支給) ※車通勤者には高速補助制度あり(会社規程の対象者に限る)
- 社会保険(健康保険、厚生年金、雇用保険、労災保険)
- 在宅勤務(全従業員利用可)
- リモートワーク可(全従業員利用可)
- 副業OK(全従業員利用可)
- 時短制度(一部従業員利用可)
- 自転車通勤可(一部従業員利用可)
- 服装自由(一部従業員利用可)
- 出産・育児支援制度(一部従業員利用可)
- 資格取得支援制度(全従業員利用可)
- 研修支援制度(全従業員利用可)
- 継続雇用制度(再雇用)(一部従業員利用可)
- 継続雇用制度(勤務延長)(一部従業員利用可)
- 社員食堂,食事補助(一部従業員利用可)
- 従業員専用駐車場あり(一部従業員利用可)
- 会社健保保養所
- 社員持株会
- 企業保険
- 単身赴任手当他
- 住宅加算手当 25,000円/月(支給条件・期間は当社規定による)
- 退職金: 有
- 家族手当(第1扶養者19,500円, 第2、3扶養者3,500円, 第4以降2,000円)
- 確定拠出年金制度
- カフェテリアプラン (7万円分)

< 育成 >
幅広く業務を担っておりますので、経験を積んだのち部内ローテーションなどでキャリアUPも目指せます。
現場OJT、社内研修やデンソーグループの教育プログラムなど外部研修を活用しながら育成を致します。

< 再雇用制度について >
・契約期間：
　-初回契約：満60歳誕生月の翌月から該当年度の3月31日まで
　-初回以降：会社年度に合わせ、4月1日から3月31までの1年契約
　（該当年度は、4月1日から満65歳誕生月の月末までの期間）
・職場ニーズと本人希望で、最長70歳誕生月まで雇用延長の可能性あり
・想定年収：定年60歳到達時に管理職の方 - 標準:545万円、最大:803万円 ※残業手当は別途支給
・なお、役職延長者や専門職、特定プロジェクトリーダーなどの上級職を担う場合、現役社員相当の処遇体系を適用

Required Skills

【必須要件】

- 電気・電子回路設計の実務経験をお持ちの方 (3年以上目安)
  ※アナログ・デジタルいずれの経験も歓迎します

【歓迎要件】

- アナログ回路、CPU/FPGA周辺回路、電源回路、通信回路の設計経験
- VHDLによるFPGA/RTL設計、検証、実機評価の経験

【選考について】

- 採用人数：2名
- 面接回数：2回
- 選考：筆記試験あり(SPI) / 書類選考 → SPI受験 → 1次面接 → 最終面接

Company Description