品川・技術職求人・アナログデザインエンジニア Analog Design Engineer 経験者歓迎！

事務ポジション　大手企業で働く　雰囲気友好　社保完備　交通費支給　研究所勤務

Job Information

Hiring Company
iSoftStone

Subsidiary
株式会社ISoftStone　Japan

Job ID
1609056

Division
研究開発

Industry
Communication

Company Type
Large Company (more than 300 employees) - International Company

Non-Japanese Ratio
Majority Japanese

Job Type
Contract

Location
Tokyo - 23 Wards

Salary
5 million yen ~ 8 million yen

Work Hours
平日9：00ー18：00 (休憩時間　60分)

Holidays
年間休日 120日以上　有給休暇 初年度 10日(4か月目 ~)　完全週休二日制 土 日 祝日 年末年始

Refreshed
November 12th, 2026 13:00

General Requirements

Minimum Experience Level
Over 3 years

Career Level
Mid Career

Minimum English Level
Business Level

Minimum Japanese Level
Business Level

Other Language
Chinese (Mandarin) - Business Level

Minimum Education Level
Technical/Vocational College

Visa Status
No permission to work in Japan required

Job Description

【仕事内容】

仕様に基づき、アナログ回路の設計・検証業務をご担当いただきます。

特に、**コンパレータ回路およびミックスドシグナル（Mixed-Signal）回路**を中心とした設計・検証業務のサポートをお任せします。

【主な業務内容】

- 仕様に基づくアナログ回路の設計・検証
- コンパレータ回路の設計・評価
- アナログ / デジタル混載のミックスドシグナル回路の設計・検証
- 回路特性・性能の評価および課題分析
- 関連部門・エンジニアとの技術的な連携、設計サポート

＊年収は応募者スキルより相談可能です。

Required Skills

【必須条件】

- **アナログ回路設計の実務経験5年以上**
- アナログ回路の設計・検証に関する専門知識をお持ちの方
- **日本語ビジネスレベル**
- 回路設計に高い関心を持ち、専門性を活かして業務に取り組める方

【歓迎条件】

- **CMOSイメージセンサー（CIS）関連の回路設計・開発経験**
- コンパレータ回路の設計経験
- Mixed-Signal IC / アナログICの設計・検証経験
- 半導体・イメージセンサー関連の知識・開発経験
- 半導体メーカー、電機メーカー等で長年にわたりアナログ回路設計に携わった経験

【求める人物像】

- 回路設計そのものに興味・情熱を持っている方
- これまで培った専門知識や豊富な設計経験を活かしたい方
- 年数を重ねて培った技術力・知見を、開発現場で発揮したい方
- 周囲のエンジニアと円滑にコミュニケーションを取りながら業務を進められる方

Company Description