



## 【東京】ALD装置のプロセス開発/次世代事業の立ち上げリーダーとして活躍! 電気/電子プロセス設計

多数の世界トップクラスのコーティング技術を有するコーティング専門メーカー

### Job Information

**Hiring Company**

Creative Coatings Co., Ltd.

**Job ID**

1605450

**Division**

プロセス開発本部

**Industry**

Electronics, Semiconductor

**Company Type**

Small/Medium Company (300 employees or less)

**Job Type**

Permanent Full-time

**Location**

Tokyo - 23 Wards, Bunkyo-ku

**Train Description**

Nanboku Line, Hon Komagome Station

**Salary**

4.5 million yen ~ 6 million yen

**Work Hours**

9:00 ~ 18:00

**Holidays**

完全週休二日制（土日）※祝日は出勤となることがあります。

**Refreshed**

August 24th, 2026 00:00

### General Requirements

**Minimum Experience Level**

Over 1 year

**Career Level**

Mid Career

**Minimum English Level**

None

**Minimum Japanese Level**

Native

**Minimum Education Level**

High-School

**Visa Status**

Permission to work in Japan required

### Job Description

## 《募集要項・本ポジションの魅力》

- ・ALD装置のプロセス開発や量産化支援、新技術開発を担当
- ・最先端コーティング技術の実用化を通じ、半導体分野の発展に貢献できる
- ・中国語を活かして台湾との連携や海外プロジェクト推進に携われる
- ・成長企業で裁量を持って挑戦でき、昼食補助など独自の福利厚生も充実

## 【業務内容】

世界一の革新力を掲げ成長中の成膜プロセス向けALD装置（原子層堆積装置）の技術開発をご担当いただきます。単なるプロセス開発に留まらず、戦略的業務にも携わっていただくエキサイティングなポジションです。

<具体的には>

- ・国内でのパイロットライン立ち上げ（生産体制の構築）
- ・新技術の市場投入におけるプロジェクトマネジメント
- ・海外における気相事業を主としたジョイントベンチャーの立ち上げ支援

（詳細）

- ・プロセス開発
  - ・試作受託・評価
  - ・技術営業サポート
  - ・量産化支援
- （業務変更の範囲：当社業務全般）

## ■配属先情報：

プロセス開発本部

※長岡研究所での出張ベースの勤務が中心となります。

## 【雇用形態】

正社員

※試用期間あり、3ヶ月（変更無）

## 【給与】

想定年収：480万円～600万円（年俸制）

年俸：¥4,800,000～¥6,000,000（基本給¥400,000～¥500,000を含む/月）

■残業手当：残業時間に応じて別途支給

## 【就業時間】

09:00～18:00

■1日あたり所定労働時間08時間（休憩60分）

■残業：あり

## 【勤務地】

本社研究所：東京都 文京区 向丘二丁目28番12号 ベルオーク本郷

（勤務地変更の範囲：当社勤務地全般）

## ■アクセス：

- ・東京メトロ 南北線 本駒込駅 徒歩2分
- ・都営地下鉄 都営三田線 白山駅 徒歩4分
- ・東京メトロ 千代田線 千駄木駅 徒歩8分

■喫煙環境：屋内全面禁煙

■転勤：なし

※長岡研究所での出張ベースの勤務が中心となります。

## 【休日休暇】

- ・年間休日118日
- ・完全週休二日制（土日）※祝日は出勤となることがあります。
- ・その他（会社カレンダーによる）
- ・有給休暇（10～20日）

## 【待遇・福利厚生】

- ・通勤手当（会社規定に基づき支給）
- ・社会保険（雇用保険、労災保険、健康保険、厚生年金）
- ・定年60歳(再雇用制度65歳まで)
- ・育児休業取得実績あり
- ・夏用と冬用の作業着あります。
- ・昼食の会社負担や整骨院でのお得な施術があります。

## Required Skills

## 【必須要件】

- ・半導体、電子部品、材料メーカーなどでのプロセス開発経験
- ・分析機器（例えばSEM、AFM、膜厚計、接触角計など）の使用経験

※技術の最先端を走り続けるため、会社が全力でバックアップします。

## 【選考について】

- 採用人数：1名
- 筆記試験：無
- 面接回数：2回程度（目安）

---

## Company Description