CYIENT

Semiconductor / FPGA / SoC (半導体 / FPGA / SoC)

Job Information

Hiring Company
Cyient K.K.

Job ID
1600183

Industry
IT Consulting

Job Type
Permanent Full-time

Location
Tokyo - 23 Wards

Salary
10 million yen ~ 11 million yen

Work Hours
In accordance with company regulations/会社の規定に準ずる

Holidays
In accordance with company regulations/会社の規定に準ずる

Refreshed
November 24th, 2026 10:00

General Requirements

Minimum Experience Level
Over 1 year

Career Level
Mid Career

Minimum English Level
Daily Conversation Level

Minimum Japanese Level
Business Level

Minimum Education Level
High-School

Visa Status
Permission to work in Japan required

Job Description

≪Job Description & Position Highlights≫

- Responsible for FPGA and SoC design and verification, LSI evaluation, and hardware-software integration
- You will be involved in the entire process from FPGA and SoC design through verification, allowing you to deepen your expertise in semiconductor development
- You can contribute to improving product quality through logic design, LSI verification, and hardware-software integration
- You can gain experience in cutting-edge semiconductor development by utilizing Linux environments and FPGA development tools

(募集要項・本ポジションの魅力)

- FPGA・SoCの設計・検証やLSI評価、ハードウェア・ソフトウェア統合を担当
- FPGA・SoCの設計から検証まで一貫して携わり、半導体開発の専門性を高められる
- 論理設計やLSI検証、ハードウェア・ソフトウェア統合を通じて製品品質向上に貢献できる
- Linux環境やFPGA開発ツールを活用し、先端半導体開発の経験を積める

【Job Responsibilities】

- Develop and verify FPGA/SoC designs
- Perform LSI validation and hardware/software integration
- Work on logic design, simulation, and debugging
- Prepare design and validation documentation

（業務内容）

- FPGA/SoCの設計および検証
- LSIの検証およびハードウェア / ソフトウェアの統合
- 論理設計、シミュレーション、デバッグ
- 設計および検証に関するドキュメントの作成

【Employment Type / 雇用形態】
Permanent employee
正社員

【Salary / 給与】
10~11 Million Yen | 1000 ~ 1100万円

【Working Hours / 就業時間】
In accordance with company regulations
会社の規定に準ずる

【Work Location / 勤務地】
Kokubunji /Totsuka
国分寺 / 戸塚

【Holidays & Leave / 休日休暇】
In accordance with company regulations
会社の規定に準ずる

【Benefits & Welfare / 待遇・福利厚生】
In accordance with company regulations
会社の規定に準ずる

Required Skills

【Requirements】

- Verilog / SystemVerilog / HDL
- FPGA tools (Vivado, Quartus, etc.)
- Linux-based development environment
- Language: N2 and Above

（応募要件）

- Verilog / SystemVerilog / HDL
- FPGAツール（Vivado、Quartusなど）
- Linuxベースの開発環境
- 日本語能力：N2以上

【Good to Have】

- PCIe / communication protocols
- LSI or chip-level validation
- Embedded software understanding

（歓迎要件）

- PCIe / 通信プロトコル
- LSIまたはチップレベルの検証
- 組み込みソフトウェアに関する知識

Company Description