



## デジタル回路設計

半導体デバイスメーカーでの募集です。弱電回路設計のご経験のある方は歓迎です。

### Job Information

**Recruiter**

JAC Recruitment Co., Ltd.

**Hiring Company**

半導体デバイスメーカー

**Job ID**

1588289

**Industry**

Electronics, Semiconductor

**Company Type**

International Company

**Job Type**

Permanent Full-time

**Location**

Yamanashi Prefecture

**Salary**

6 million yen ~ 9 million yen

**Work Hours**

08:30 ~ 17:15

**Holidays**

詳細は求人ご紹介時にご案内いたします。

**Refreshed**

May 14th, 2026 01:00

### General Requirements

**Career Level**

Mid Career

**Minimum English Level**

Business Level

**Minimum Japanese Level**

Native

**Minimum Education Level**

Technical/Vocational College

**Visa Status**

Permission to work in Japan required

### Job Description

【求人No NJB2273280】

国内外の大手電機メーカーに向けたIP（開発・設計データ）仕様構想、開発評価までをご担当いただきます。

【具体的には】

- ・顧客要求や構想に基づいたIPの仕様決め
- ・カスタマイズ設計、評価、製品の担当者として着任していただき、構想設計～評価までお任せいたします。

当社製品はほぼオーダーメイドで、平均3～6ヶ月の期間で担当していただきます。

<業務例>

- ・自動車：車載カメラ向けASIC/FPGAの設計、評価、障害解析
  - ・医療：エアフローセンサー開発における設計
  - ・電化製品：監視カメラ向けLSI論理回路設計、スマートフォン、タブレット用LSIのRTL設計
  - ・検証、通信機器におけるロジック回路の設計
  - ・検証など
- 

## Required Skills

【必須要件】※下記いずれかを満たす方

- デジタル回路設計の設計経験
- ソフトウェア（C言語）を業務で使用していた方
- ビジネスレベルでの英語ができる方

【歓迎要件】

- FPGA設計経験
- ASIC設計経験
- LSIバックエンド（レイアウト設計）経験
- RTL回路設計・RTL回路検証の経験

<語学力>

必要条件：英語中級

---

## Company Description

ご紹介時にご案内いたします