



デジタル回路設計（FPGA）エンジニア

弱電回路設計のご経験のある方は歓迎です。

Job Information

Recruiter

JAC Recruitment Co., Ltd.

Hiring Company

非公開

Job ID

1585514

Industry

Electronics, Semiconductor

Job Type

Permanent Full-time

Location

Tokyo - Other Areas

Salary

4.5 million yen ~ 8.5 million yen

Work Hours

08:45 ~ 17:30

Holidays

詳細は求人ご紹介時にご案内いたします。

Refreshed

May 2nd, 2026 18:00

General Requirements

Career Level

Mid Career

Minimum English Level

Business Level

Minimum Japanese Level

Native

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

【求人No NJB2370800】

■具体的な業務内容

自社製品の開発プロジェクトにおいて、デジタル回路・FPGAを中心としたシステム設計および開発業務

Required Skills

【必須要件】

■FPGAを中心としたデジタル回路設計スキル

Company Description

ご紹介時にご案内いたします