【新プロジェクト / 未経験歓迎】北海道故障解析エンジニア ◆ 年休128 ◆

Job Information

Hiring Company
日本マーテック株式会社

Job ID
1582689

Industry
Electronics, Semiconductor

Company Type
Small/Medium Company (300 employees or less) - International Company

Non-Japanese Ratio
Majority Non-Japanese

Job Type
Contract

Location
Hokkaido, Sapporo-shi Atsubetsu-ku

Train Description
Tozai Line, Shin Sapporo Station

Salary
2.5 million yen ~ 4.5 million yen

Work Hours
9：00 ~ 18：00 (休憩1時間)

Holidays
土日祝日休み/夏季休暇/年末年始休暇

Refreshed
November 25th, 2026 08:00

General Requirements

Minimum Experience Level
Over 1 year

Career Level
Mid Career

Minimum English Level
Basic Level (Amount Used: English usage about 10%)

Minimum Japanese Level
Fluent Level

Other Language
Chinese (Mandarin) - Basic Level

中国語・英語スキルは歓迎条件です！

Minimum Education Level
Bachelor's Degree

Visa Status
Permission to work in Japan required

Job Description

～未経験から分析職に就くチャンス／大手半導体メーカー・国立大学・国立研究所等と取引／年休128日・三勤三休の場合年休183日

■業務内容：
・お客様の製品に対するPFA/EFA解析を通じて、IC／部品の故障の根本原因を特定することです。
・試料の化学エッチングおよび物理研磨などの前処理作業、ならびに高次電気特性測定および位置特定解析の実施つけていただきます。適正に合わせて進めるので、未経験でもご安心ください！
【変更の範囲：会社の定める業務】

■勤務時間補足
・入社後の研修期間（約3ヶ月～6ヶ月）9：00～18：00（休憩1時間）
・将来三勤三休へ変更する可能性あり。8:30-20:30／20:30-8:30勤・務時間が10時間、休憩120分

■期間・雇用形態補足：
契約更新・正社員登用あり
【契約期間中に正社員試験（3～4段階）を行います。合格および勤務態度に問題がなければ正社員登用へ。試験内容は契約期間中に学んだ業務内容になります。現在正社員登用率：90％】

Required Skills

■必須条件
理系の学部学科をご卒業されている方
日本語以外に中国語でビジネスレベルのコミュニケーションが取れる方

■歓迎条件
半導体プロセスおよび半導体故障解析に関する経験をお持ちの方
Delayer、SEM、FIB、Nanoprobeに関する実務経験をお持ちの方

Company Description