



本社FPGA設計職

グローバルに事業を展開 自動化装置の専門メーカー 東証プライム市場上場

Job Information

Hiring Company

RORZE CORPORATION

Job ID

1563400

Division

制御開発部門

Industry

Electronics, Semiconductor

Job Type

Permanent Full-time

Location

Hiroshima Prefecture, Fukuyama-shi

Salary

6 million yen ~ 10 million yen

Work Hours

08:40 ~ 18:00 (休憩80分)

Holidays

完全週休2日制 (土日祝)

Refreshed

June 11th, 2026 15:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Native

Minimum Education Level

High-School

Visa Status

Permission to work in Japan required

Job Description

≪募集要項・本ポジションの魅力≫

- ・ ロボット・モータ用制御機器のFPGA設計・開発・評価を担当
- ・ 開発全工程に関わり直請け案件で国内外大手企業とやり取りし技術力向上可能
- ・ 世界に先駆けた新技術を自分の力で形にできるものづくりのやりがい
- ・ 年間休日120日・残業少なめ、社員旅行や研修制度、持株制度など福利厚生充実

【業務内容】**■概要**

ロボットおよびモータ用の制御機器の開発・設計・評価に関する業務をお任せいたします。当社製品のコアとなる頭脳部分を開発・設計していただきます。製品企画・仕様検討の段階から設計・評価・検証まで一貫して従事いただくことにより「世界に先駆けた新しい技術を自分たちで考え自分たちの力で形にする」という、ものづくりの楽しさを余すことなく経験いただくことが可能です。

■業務のやりがい

開発の一部ではなく、開発業務全般に関わることができます。また、系列（下請け）ではなく直請けの業務となるため、国内外大企業担当者とのやり取りも多く発生し、スキルアップに繋げることができます。

< 募集背景 >

業績拡大における要員確保

< 募集部門 >

制御開発部門

【雇用形態】

正社員

※試用期間有り、6ヶ月間（※その間の待遇・給与に変更はありません）

【給与】**■月額給与**

①月給：260,000円～380,000円（理論年収 624万円～975万円）

②手当：通勤手当、残業手当、住宅手当（条件有/上限45,000円～）、子女教育手当（子10,000円/人）

■平均年収：1,020万円（2024年度） ※中四国上場企業年収ランキング第1位（ダイヤモンド社2022年度）

※給与は経験、能力、前職給与等を踏まえて決定

■昇給：年1回（毎年4月）※6ヶ月間の評価がB以上で昇給。著しい低評価の場合は降給することがある

■賞与：年2回（平均支給率12ヶ月程度）

※賞与は業績連動型です。営業利益から一定の割合が賞与原資となり、業績への貢献度により配分します。

※初年度は賞与算定期間の出勤率が少ないため、減額になります。

【就業時間】

08:40～18:00（休憩80分）

■時間外労働あり（月平均23.2時間）

※上限時間は36協定締結による

【勤務地】

本社採用（〒720-2104 広島県福山市神辺町道上1588-2）

※マイカー通勤可

【休日休暇】

- ・年間休日数：120日
- ・完全週休2日制（土日祝）
- ・GW
- ・夏期休暇
- ・年末年始
- ・有給休暇（時間単位）
- ・有給取得推奨日（8日）※平均有給取得日数（15.9日）
- ・慶弔休暇
- ・特別休暇
- ・永年勤続休暇（平均勤続年数：16年）
- ・創立記念日など（企業カレンダーによる）

【待遇・福利厚生】

- ・社会保険完備（健康保険、厚生年金、雇用保険、労災保険）
- ・退職金（確定拠出年金制度）
- ・定年60歳（再雇用：有）
- ・社員食堂完備：食堂利用時は食費補助有り
- ・同好会有り
- ・社員旅行（2024年は韓国）
- ・社内イベント有り（納涼会、忘年会等）
- ・持株制度
- ・財形貯蓄制度
- ・GLTD保険加入
- ・団体生命保険制度

【研修制度】

- ・入社時：入社研修5日間（入社手続き0.5日、IT研修1.5日、技術研修3日間）
- ・配属後：OJT研修、社内外研修参加、TOEICテスト受験

Required Skills**【応募要件】**

- 最終学歴：不問
- 概ね45歳以下
(長期勤続によるキャリア形成を図る観点から、若年者等を期間の定めのない労働契約の対象として募集・採用する為)

【必須要件】

- 電子回路の設計 / 基板設計 / 評価の実務経験/FPGA設計

【歓迎要件】

- アートワーク設計

【選考について】

■募集人数：若干名

■選考フロー：

- ①書類選考
- ②WEB筆記試験(専門試験/適正検査)
- ③WEB一次面接(採用部署面接)
- ④最終面接(役員面接)
- ⑤内定

Company Description