



## 【半導体プロセス開発エンジニア】東大発スタートアップ

休日120日以上／転勤なし／株式非公開企業

### Job Information

**Hiring Company**

TopoLogic Inc.

**Job ID**

1561167

**Division**

メモリ事業部 プロセス開発チーム（2名）

**Industry**

Electronics, Semiconductor

**Company Type**

Small/Medium Company (300 employees or less)

**Job Type**

Permanent Full-time

**Location**

Tokyo - 23 Wards, Bunkyo-ku

**Train Description**

Chiyoda Line, Nezu Station

**Salary**

5 million yen ~ 8 million yen

**Work Hours**

所定労働時間8時間、休憩60分 ※フレックスタイム制あり（コアタイム無）

**Holidays**

年間休日120日（内訳）完全週休二日制（土・日・祝日）／有給休暇：有（10～20日）

**Refreshed**

November 28th, 2025 00:00

### General Requirements

**Minimum Experience Level**

Over 1 year

**Career Level**

Mid Career

**Minimum English Level**

None

**Minimum Japanese Level**

Business Level

**Minimum Education Level**

Bachelor's Degree

**Visa Status**

Permission to work in Japan required

### Job Description

■東京大学発の世界初トポロジカル物質スタートアップ。世界的権威中計教授の研究成果を社会実装。

■東大院卒 マッキンゼー出身の連続起業家とともに、超高速MRAM事業のリードエンジニアとして事業立上げの経験が可能。

#### 《募集要項・本ポジションの魅力》

- ・トポロジカル物質を用いた半導体メモリのプロセス開発業務
- ・世界初技術の社会実装に携わり、日本発の革新をグローバルに展開できる
- ・スタートアップならではの裁量の大きさと技術領域の幅広さが魅力
- ・在宅勤務可・フレックス・土日祝休みで年間休日120日以上

#### 【業務内容】

日本から世界に通用する半導体メモリ技術を開発・発信することを目指している当社にて、半導体メモリのプロセス開発を担います。試作評価を繰り返し、高性能な半導体メモリの実現を目指していきます。

#### ＜募集背景＞

大型の補助金獲得により開発を加速する為に組織増強します。

#### ＜配属先＞

メモリ事業部 プロセス開発チーム 2名

#### ＜ポジションの魅力＞

■日本から世界に通用する半導体メモリ技術を創出する挑戦的な環境で、グローバルなビジネス展開に関われます。

■大企業と比べて幅広い技術領域に携わることができ、専門性と視野を同時に広げられます。

■個人の裁量が大きく、成果を出せば働き方の自由度が高いため、自己管理能力を活かせます。

#### ＜当社について＞

量子コンピューティング技術を活用した新しい計算アーキテクチャの研究開発を行なうスタートアップです。トポロジカル量子コンピュータの概念を応用し、安定性やエラー耐性を重視した開発方針が特徴です。さらに、東京大学や海外研究機関と連携し、アカデミックな基盤と技術的信頼性の両立を実現している点と、物理学・量子情報科学・半導体設計などの専門人材が集う点が強みです。

#### ＜メッセージ＞

東京大学で研究開発されている量子力学に由来するトポロジカル物質を世の中に実装し、その物性を活かした様々な製品、サービス、研究開発を通じて社会の高度化、効率化に役立てていくことをミッションとしています。2021年7月に設立され、これから社内の研究開発を加速していくフェーズにあります。当社の経営陣はスタートアップを上場させた経営者、国内のVC業界で長年投資をし数多くの企業を上場まで支援した投資家、ノーベル賞級の研究者など様々な背景を持った関係者と緊密に仕事をし、成長できる環境です。

また、自分で全てを決めていく立場にあるため、非常に大きなチャレンジになると思います。

【トポロジカル物質を用いたMRAMの優位性】超高速での情報の書き込み読み出しが可能！

【用途事例】データセンタやスパコンで利用される高速メモリに置いて、消費電力を劇的に下げるメモリ技術を開発中です。

将来は世界中のAIが当社メモリの恩恵を受けて高速、高効率で世界中で利用される世界の実現を目指しています。

#### 【雇用形態】

正社員 ※試用期間6ヶ月（変更無）

#### 【給与】

年俸制

年俸 ¥5,000,000～¥8,000,000、基本給 ¥416,000～¥666,000を含む/月

#### 【就業時間】

所定労働時間8時間、休憩60分

フレックスタイム制あり（コアタイム無）

残業：有

#### 【勤務地】

所在地：東京都 文京区（東京大学本郷キャンパス近郊）

最寄駅：東京メトロ 千代田線 根津駅、東京メトロ 丸ノ内線 本郷三丁目駅、東京メトロ 南北線 東大前駅

喫煙環境：屋内禁煙（屋内喫煙可能場所あり）

転勤：無

※在宅勤務は上長と相談の上で利用可能です。

#### 【休日休暇】

- ・年間休日120日（内訳）完全週休二日制（土・日・祝日）
- ・有給休暇：有（10～20日）

#### 【待遇・福利厚生】

- ・通勤手当（会社規定に基づき支給）
- ・残業手当（残業時間に応じて別途支給）
- ・社会保険（健康保険、厚生年金保険、雇用保険、労災保険）

---

## Required Skills

#### 【学歴】

- ・大学院・大学

【必須要件】

- 真空装置(PVD成膜装置など)の使用経験
- 量子デバイス・量子情報・低温物理・ナノ構造等の分野で研究開発に従事されている方

【選考フロー】

- 面接回数：2回程度（目安）
- 筆記試験：無
- 採用人数：1名

---

Company Description