

製品技術・製造管理 / Japan

半導体の設計・製造ソリューションを提供する、世界的リーディング・プロバイダ

Job Information

Hiring Company

Alchip Technology Co, Itd

Job ID

1557083

Industry

Electronics, Semiconductor

Company Type

Small/Medium Company (300 employees or less) - International Company

Job Type

Permanent Full-time

Location

Kanagawa Prefecture, Yokohama-shi Kohoku-ku

Train Description

Yokohama Line Station

Salary

4 million yen ~ 10 million yen

Salary Bonuses

Bonuses paid on top of indicated salary.

Work Hours

9:00~17:30

Holidays

完全週休二日制

Refreshed

December 9th, 2025 04:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Business Level

Minimum Japanese Level

Native

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

『世界に诵用する一流の半導体エンジニアが在籍』

アルチップ・テクノロジーズ・リミテッドは最先端のテクノロジーを用いて半導体の設計から製造、製品化までのサポートを行っております。複雑かつ大規模なASIC/SoCを開発するシステム企業向けに、ASIC設計及び製造をトータルでサポートする半導体事業を展開しております。

5 G時代に突入しIoTやAI社海外進む昨今、半導体企業は加速して指針の半導体製品を提供することが必要不可欠になっております。

弊社でもこれまで以上の開発・製造を目指し、企業規模・事業拡大に向けて技術部の組織強化を目指します。

【業務内容】

最先端半導体の設計以降(ES、量産立ち上げ)のプロジェクトをリードしていただきます。

- ■設計後のES試作、量産立ち上げ中の顧客との窓口として社内外のマネジメント
- ■組立、テスト、信頼性等、各エンジニアと連携して量産実現
- ■ウェハー、最終テストの歩留管理と歩留向上施策立案と実行
- ■セットライン、市場不良品返品時の解析指示

【職位】

スタッフ~マネージャークラス

【勤務地】

神奈川県

【本社】

神奈川県横浜市港北区新横浜2-3-12

JR横浜線、横浜市営地下鉄線 新横浜駅 駅から徒歩3分

【転勤】

無し

【出向】

無し

国内・海外出張あり

【背景】

企業規模の拡大に伴う技術部門の組織充実のため。

【魅力】

ニーズに合わせたチップをオーダーメイドスタイルで作るため、次々と新しいものを作り出していきたいという方にとって は良い環境です。

【雇用形態】

無期雇用

【試用期間】

6ヶ月

【給与条件】

年俸制 年収: 400 万円 ~ 1,000 万円 (月収: 33 万円 ~ 83 万円 / 月額基本給: 33 万円 ~ 83 万円)

【賞与】

前年度の業績により支給することがあります

【昇給】

個人の実績により年1回実施することがある

【社会保険】

健康保険 厚生年金 雇用保険 労災保険

【交通費】

応相談

【手当】

出張手当

【福利厚生】

企業型401K

社内表彰制度

社会保険完備(雇用・労災・健康・厚生年金)、

【就業時間】

フレックスタイム制(コアタイム10:00-15:00)

標準勤務時間:9:00-17:30

休憩:1時間

残業時間目安: 月 20 時間 ~ 40 時間程度

【休日・休暇】

年間休日125日(2025年度):土日、国民の祝日、年末年始、夏季休暇

完全週休2日制(土・日)

石給休暇:初午度 12日(1か月目~入社月に応じて付与) 上記に加え、勤続年数によってリフレッシュ休暇あり

【受動喫煙対策】 就業場所 原則禁煙 (分煙)

【備考】

※定年60歳、再雇用制度あり

Required Skills

【必須条件】

・先端LSI での技術業務の経験 ・英語力(中級以上)

【学歴】 理系大学 卒以上

【選考プロセス】

適性試験: 無し 面接回数: 4回程度、英語面接あり

Company Description