



## HWアーキテクチャ設計エンジニア

弱電回路設計のご経験のある方は歓迎です。

### Job Information

**Recruiter**

JAC Recruitment Co., Ltd.

**Hiring Company**

非公開

**Job ID**

1552990

**Industry**

Automobile and Parts

**Company Type**

International Company

**Job Type**

Permanent Full-time

**Location**

Kanagawa Prefecture

**Salary**

5.5 million yen ~ 9 million yen

**Work Hours**

09:00 ~ 17:45

**Holidays**

【有給休暇】有給休暇は入社時から付与されます 入社7ヶ月目には最低10日以上 【休日】完全週休二日制 年末年始

**Refreshed**

October 30th, 2025 03:00

### General Requirements

**Career Level**

Mid Career

**Minimum English Level**

Business Level

**Minimum Japanese Level**

Native

**Minimum Education Level**

Technical/Vocational College

**Visa Status**

Permission to work in Japan required

### Job Description

【求人No NJB2264075】

[仕事内容]

- ・OEM顧客との連携を通じて、プロジェクト要件を明確化し、コスト最適化されたハードウェア（HW）コンセプトおよびアーキテクチャを設計していただきます。
- ・次世代車両のE/Eアーキテクチャにおいて、革新的なソリューション開発を推進していただきます。
- ・ソフトウェア、メカニクス、セールス、生産工場など、グローバルな開発ネットワークと協力し、最先端の技術を追求めます。

- ・ HWアーキテクチャに組み込むための新たな技術ソリューションを積極的に探求し、製品設計の改善を通じてコスト削減目標の達成を目指します。
- ・ 設計したHWアーキテクチャに基づき、マイクロコントローラ、電源、高速イーサネット通信、CAN/LIN通信、アナログ/デジタル入出力、eFuseなどで構成される詳細なアナログ/デジタル回路設計をチームと共に実現します。
- ・ HW製品の初期立ち上げから詳細な検証まで、幅広く貢献していただきます。
- ・ 南北アメリカ、ヨーロッパ、アジアの国際的な開発チームと連携し、技術ソリューションの共有と再利用を促進していただきます。

---

## Required Skills

### [必須の経験・スキル]

- ・ HWアーキテクチャ開発およびHWアナログ/デジタル設計における知識・実務経験
- ・ 回路図作成ツール、回路シミュレーション、Mathcad、Excelなどのツール使用経験
- ・ 日本語：ビジネスレベルのスキル
- ・ 英語：TOEIC 800点以上、またはCEFR B2レベル相当

### [歓迎する経験・スキル]

- ・ 自動車分野での経験
- ・ 故障解析および設計レビューツール/手法（FMEA、DRBFMなど）の使用経験
- ・ E/Eアーキテクチャにおける機能安全規格ISO26262の知識

### [英語の使用頻度]

- ・ 海外のチームとのコミュニケーション（メール、電話会議など）で日常的に使用します。

### [求める人物像]

- ・ 責任感があり、結果にコミットできる方
- ・ 問題解決能力が高く、顧客やグローバルチームとの協働を楽しめる方
- ・ 常に新しい技術を学び、自己成長を続けられる意欲的な方

---

## Company Description

ご紹介時にご案内いたします