



【ARグラス/急成長スタートアップベンチャー企業】半導体(LSI)設計・検証エンジニアを募集！

ARグラス用ディスプレイおよび空間認識エンジンの開発を主軸とするテックカンパニー

Job Information

Hiring Company

Cellid, Inc.

Job ID

1551751

Industry

Electronics, Semiconductor

Company Type

Small/Medium Company (300 employees or less)

Non-Japanese Ratio

Majority Japanese

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards, Minato-ku

Train Description

Hibiya Line, Roppongi Station

Salary

7 million yen ~ 8.5 million yen

Holidays

完全週休2日制

Refreshed

July 11th, 2025 18:10

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

None

Minimum Japanese Level

Business Level

Minimum Education Level

High-School

Visa Status

Permission to work in Japan required

Job Description

仕事概要

私たちは、世界トップレベルの技術を誇るARグラスを開発・製造しているスタートアップ企業です。スマートフォンに次

ぐ次世代デバイスと言われるARグラスの実用化にあたって、従来のARグラスは視野角が狭く、視野角や厚みが課題で、日常的な使用には現実的ではありませんでした。当社は独自の光学シミュレーションと生産技術を活用し、一般的なメガネのような薄さ・軽さを実現しながら、鮮明な表示と世界最大級の広視野角を可能にしました。この革新的な技術力が評価され、グローバル企業とも連携しながらARグラスの社会実装を進めています。また、製造はファブレス体制をとっており、当社の設計・プロセスを国内外の信頼できるパートナー企業と連携して生産。大量生産に向けた独自のサプライチェーンも構築中です。さらに、ハードウェアにとどまらず、空間認識ソフトウェアの開発にも注力しており、リアルとデジタルをつなぐ「Blending the Physical and Digital Worlds」の実現に取り組んでいます。

【募集背景】

当社では、ARグラスのさらなる小型化・高性能化を見据えた次世代製品の開発を加速させています。そのため現在、LSI開発に向けた技術検討・体制構築を本格的に開始しており、立ち上げフェーズから参画し、ともに新たなARグラスの未来を切り拓いていただける方を募集します。

【具体的な仕事内容】

ARグラスの次世代モデル開発に向けて、LSIの検討・開発業務をお任せします。
社内外の先端技術と連携しながら、ARに最適化されたHW IP（ハードウェアIP）の導入・設計を推進していただきます。

【お任せする業務】

- ・外部ソフトウェア／ハードウェアIPの機能・性能評価、および当社製品との適合性の検証
- ・システムアーキテクチャとの整合性を考慮した、HW IPの組み込み検討
- ・HW IPの仕様策定から設計、検証・評価までの一連の開発業務 など

【このポジションの魅力】

- AR/XRが急激に成長する分野で高い技術力を発揮できるチームの一員になれる
- スタートアップならではのスピード感と裁量を持って仕事を進めることができる
- IPO準備中の急成長フェーズの中で、ARの社会実装に技術面から貢献できる

雇用形態

正社員

試用期間

3ヶ月

給与

～840万円 ※現年収を鑑み応相談

勤務地

東京都港区六本木4-8-6 パシフィックキャピタルプラザ5F
六本木駅 徒歩3分 / 六本木一丁目駅 徒歩10分

勤務体系

フルフレックス（コアタイムなし）

- ・完全週休二日制
- ・祝日
- ・年末年始休暇
- ・有給休暇（入社初日から3日、3ヶ月後に追加7日付与）
- ・特別休暇
- ・育児休暇

福利厚生

- ・各種社会保険完備
- ・借り上げ社宅制度
- ・シャッフルランチ制度（会社がランチ代を支給）
- ・ハイブリッドワーク（週2リモート～条件により変更あり）
- ・支給PCをMac or Windowsで選択可
- ・服装、ヘアスタイル自由

Required Skills

必須スキル

- HDL(Verilog-HDL)実装/設計/検証の経験(ASIC, FPGAなど)（最低 1年以上）
- 仕様検討、設計経験

歓迎スキル

- 英語での読解
- スクリプト言語(Python, Tclなど)を用いた開発環境の自動化スキル
- 組み込み系ソフトウェア開発経験(デバイスドライバなど)

Company Description