# **Hisense**

# レッドエピタキシャル研究開発マネージャー

#### Job Information

#### **Hiring Company**

HISENSE JAPAN CORPORATION

#### Job ID

1514126

#### Industry

Electronics, Semiconductor

#### **Company Type**

International Company

#### Job Type

Permanent Full-time

#### Location

China, 南昌市新建区寧遠大街1288号

#### Salary

8 million yen ~ 16 million yen

#### **Work Hours**

8:30-17:30

## Holidays

完全週休2日制(土日)、祝

# Refreshed

October 24th, 2025 04:00

## General Requirements

# **Minimum Experience Level**

Over 6 years

### Career Level

Mid Career

# Minimum English Level

None

# Minimum Japanese Level

Native

## **Minimum Education Level**

Post Grad Degree (PHD/MBA etc)

## Visa Status

No permission to work in Japan required

## Job Description

# 【募集要項 本ポジションの魅力】

- 英語をいかせるか:特に英語使用の記載なし
- **働き方**: 土日祝休、有給・慶弔休暇、福利厚生充実
- 業務内容:エピタキシャル研究開発とプロジェクト管理
- 会社の特色:半導体技術を駆使した革新的研究開発

## ■業務内容

- 一、エピタキシャル研究開発ブロジェクトの実施と管理:
  - 1. エピタキシャル研究開発プロジェクトの立ち上げ手続きを担当し、プロジェクト計画を策定します。
  - 2. エピタキシャル研究開発の実施にあたり、検査や監督、コミュニケーション、調整などの手段を利用してチップ研究開発プロジェクトの円滑な完了を確保する。
  - 3. エピタキシャル研究開発プロジェクトの評価・検収、製造移管および関連技術資料の管理を行います。

#### 二、部門の構築と管理:

- 1. 部門内のスタッフの配置や選定、業務の割り当てを担当します。
- 2. 部門のスタッフに対して、定期的または不定期に技術研修を実施し、チーム全体のスキル向上を図ります。
- 3. 部門内での目標設定、パフォーマンス評価、コミュニケーションや指導などの内部管理業務を行います。

配属予定部署: 江西チェンジライト有限会社

#### 雇用形態:

• 雇用形態:雇用期間の定めありもしくは、雇用期間の定めなし ※雇用期間の定めありの契約を行った場合、その後無期雇用転換の可能性あり

• 試用期間:最大6ヵ月(入社3か月後正社員登用可能)

想定年収:800万円~1600万円(年俸制)

- 内訳
  - 。 賞与: 個人の業績による
  - 給与補足:給与詳細は、経験・能力・前職給与を考慮した上で決定。 賃金はあくまでも目安の金額であり、選考を通じて上下する可能性があります。 月給(月額)は固定手当を含めた表記です。

勤務時間:8:30-17:30

• 時間外労働有無:36H以内/月

• 残業手当:あり(平日残業1.5倍、休日残業2倍、祝日残業3倍)

勤務地:中国江西省南昌市新建区寧遠大街1288号

• 転勤:無

#### 休日・休暇

- 完全週休2日制(休日は土日祝日)
- 土日祝、慶弔休暇、有給休暇
- 有給休暇:社会人年数に応じて5~15日付与

待遇·福利厚生:年金保険、医療保険、雇用保険、労災保険、生育保険、意外損害保険

- 各手当·制度補足
  - 。祝日祝い金
  - 。食事補助金
  - 。健康診断
  - 。住宅支援(冷暖房、給湯設備完備)
  - 。通勤バスの提供
  - 。社内図書室の利用
  - 。イベント活動
  - 。部門のビールディングなど
  - 。 社会保険:補足事項なし

#### Required Skills

- 1.学歴修士以上、半導体物理学、半導体デバイス物理学、半導体デバイスプロセスなどの基礎知識を習得している;
- 2.AutoCADなどの図面作成ソフトを使いこなし、関連する光学、デバイス、物理学などのシミュレーションソフトに精通している;
- 3.半導体エピタキシャルプロセスとMOCVD装置の操作に精通しており、特にLEDエピタキシャル製造プロセスに強い実践能力と分析能力を持っている;
- 4.実験設計を独立して行い、実験データの正確な分析とまとめを行う能力がある;
- 5.部門間のコミュニケーション能力と研究開発プロジェクトの管理能力を有している。

#### Company Description