



グローバル企業・外資×ハイクラス転職

「語学力」を活かす転職なら、JAC Recruitment

[DS_R0178]【デジタル回路設計/検証エンジニア】CMOSイメージセンサー向けロジック設計・検証（福岡勤務）

ソニーセミコンダクタソリューションズ株式会社での募集です。 弱電回路設計のご経...

Job Information

Recruiter

JAC Recruitment Co., Ltd.

Hiring Company

ソニーセミコンダクタソリューションズ株式会社

Job ID

1468715

Industry

Electronics, Semiconductor

Job Type

Permanent Full-time

Location

Fukuoka Prefecture

Salary

7.5 million yen ~ Negotiable, based on experience

Work Hours

09:00 ~ 17:30

Holidays

【有給休暇】初年度 17日 1か月目から 【休日】完全週休二日制 土 日 年末年始

Refreshed

May 9th, 2024 14:00

General Requirements

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Native

Minimum Education Level

High-School or Below

Visa Status

Permission to work in Japan required

Job Description

【求人No NJB2189784】

★世界No.1のシェアをもつソニーのCMOSイメージセンサー向け設計技術を提供しております。スマートフォン、デジタルカメラのみならず、セキュリティカメラ、産機用カメラなどIoT時代に向け応用範囲が広がっています。本職種は、当社の拠点の1つである福岡で、ロジック設計・検証を担います。★

■組織としての担当業務

ソニーのCMOSイメージセンサーの設計技術を更に進化させるため、設計現場の課題発見から次世代センサー設計手法の提案を行い、自ら新設計技術を実証したのち設計現場への展開までを行います。商品仕様策定から設計検証、実機評価、量産テストまで設計開発全体を広くスコープ範囲としています。

■担当予定の業務内容

CMOSイメージセンサーの設計技術において、ロジック設計領域をご担当いただきます。

■想定ポジション

5 10名程度のチームで、まずは担当者として設計技術/フローを習得していただき、複数プロジェクトを経験後はチームリーダーとして牽引していく役割を目指していただきます。

■描けるキャリアパス

ミックスドシグナルLSIであるCMOSイメージセンサーの設計技術を通して、ロジック設計検証技術の向上はもとより、アナログやチップレイアウトなどの知見も得られることで、より高い視点で設計をトータルで俯瞰できるシステムレベルの設計エンジニアとして活躍いただけます。

■職場雰囲気

20代から50代まで幅広い年代層が所属しています。

業務計画立案から日々の進捗フォローなど、5 10名程度のチーム単位で行います。

在宅勤務と出社を併用し、柔軟な働き方とチームコミュニケーションの両立を図っています。

当部署は、商品開発のプロジェクトリーダー、アナログ設計、ロジック設計、チップトップ設計、統合検証、実機評価の各領域を専門とするエンジニアの集団組織となっており、担当領域を超えた情報共有や議論を活発に行いながら業務推進することで、各人の技術スキル/知見も自然と高められる環境です。

■部署からのメッセージ

暮らしやすい街、この福岡の地で一緒に働きませんか。

大きな課題に取り組む際には、全員が力を合わせて解決しようとする一体感のある社風です。

その為、経験年数に関係なく、自由闊達に自分の意見を発信できる環境であり、筋の通った提案ならば若手であっても採用されます。また、ワークライフバランス面では個人的な事情に対する理解も深く、「在宅勤務」を活用した自由度の高い働き方が選択できます。

Required Skills

■必須 以下のいずれか ・HW論理設計経験のある検証エンジニア（Verilog System Verilog UVM Formal検証など） ・

FW/HW協調設計・検証経験エンジニア（C++ F W設計経験のあるHW設計者） ・LSI設計におけるモデルベース開発 シミュレーション経験者（SystemC、Simulink、MATLABなど） **■尚可** 以下のいずれか ・CMOSセンサーまたは信号処理設計/検証経験 ・STA解析、電力解析、低電力設計経験 ・VBA/Script言語（Python Rubyなど）による簡易ツール作成/データ加工スキル ※上記、必須・尚可要件は上級担当者〜リーダークラス共通の要件になります。

Company Description

半導体関連製品と電子 ・電気機械器具の研究、開発、生産、販売事業、およびこれに関連、附帯する事業