



グローバル企業・外資×ハイクラス転職

「語学力」を活かす転職なら、JAC Recruitment

アナログIC設計開発エンジニア

東芝デバイス ストレージ株式会社での募集です。 商品企画・商品開発（技術系）の...

Job Information

Recruiter

JAC Recruitment Co., Ltd.

Hiring Company

東芝デバイス ストレージ株式会社

Job ID

1468711

Industry

Electronics, Semiconductor

Job Type

Permanent Full-time

Location

Kanagawa Prefecture

Salary

4.5 million yen ~ 10 million yen

Work Hours

08:30 ~ 17:15

Holidays

【有給休暇】初年度 18日 1か月目から 【休日】完全週休二日制 土 日 祝日 夏季休暇 年末年始 慶弔休暇、災害休暇など
※...

Refreshed

May 9th, 2024 14:00

General Requirements

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Native

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

【求人No NJB2189438】

■業務内容

アナログIC開発において、以下の業務を担当頂きます。

- ・回路設計（設計・検証）
- ・製品評価・解析
- ・DFT設計
- ・開発業務管理
- ・信頼性評価

・量産立上業務

Required Skills

【必須】 下記いずれかのご経験をお持ちの方 ・アナログ設計 ・評価／解析 ・DFT設計 ・戻入解析 ・機能安全設計 【尚可】 ・以下のLSI開発業務の経験のある方 （１）アナログ半導体IC（民生／産業MCD、車載MCD、リニアセンサ、デジタルアイソレータ、IPD、LDO efuseIC等） （３）製品量産化に向けた業務（他部門連携） ※上記、必須・尚可要件は担当～課長クラス共通の要件となります。

Company Description

ディスクリート半導体、システムLSI、HDD及び関連製品の開発・生産・販売事業並びにその関連事業