Digital circuit design Engineer / デジタル回路設計

【最先端技術を有するエンジニア集団。グループの成長の要となる事業を展開！】

Job Information

Hiring Company
D-CLUE Technologies Co., Ltd.

Job ID
1320133

Industry
Electronics, Semiconductor

Company Type
Small/Medium Company (300 employees or less)

Job Type
Permanent Full-time

Location
Kanagawa Prefecture, Yokohama-shi Kohoku-ku

Train Description
Yokohama City Subway Blue Line, Shin Yokohama Station

Salary
Negotiable, based on experience

Salary Bonuses
Bonuses paid on top of indicated salary.

Work Hours
9:00～18:00 （所定労働時間8時間） 休憩時間：60分（11:50～12:50） 時間外労働有無：有

Holidays
【年間休日：124日】　週休2日制(かつ土日祝日)　有給休暇10日～20日

Refreshed
November 18th, 2025 06:00

General Requirements

Minimum Experience Level
Over 6 years

Career Level
Mid Career

Minimum English Level
Business Level (Amount Used: English usage about 50%)

Minimum Japanese Level
Business Level

Minimum Education Level
Bachelor's Degree

Visa Status
Permission to work in Japan required

Job Description

～センシング・ネットワーク・LSI等に強みを持っています／グループの成長戦略に欠かせない企業～

業務内容：
LSI回路設計（ロジック開発）担当
• 受託開発や自社製品のLSIやFPGAのデジタル回路設計/検証/実機評価
• 中堅で回路設計担当者としての業務を担えること

同社について：

日清紡グループ内の技術開発企業として、現在は量子コンピュータの研究開発や高速・大容量処理の電源ICなどの自社製品開発、ならびにその他グループ会社の製品化実現や技術力向上に寄与する受託業務をしています。またグループ以外からも上記事業内容に記載の通り、大手企業からの高難度の開発・量産受託や先端技術開発の国プロジェクト請負などをしています。アナログ/デジタル、ハード/ソフトなど様々な経験・知識を持つエンジニアが、自らの専門領域に凝り固まらずに意見をぶつけ合い困難な技術課題を克服する「合わせミソ」文化や、リタイア年代となった”匠エンジニア”を「生涯青春」という枠で雇用しご活躍いただくという持続型制度を持つ、稀有な開発集団です。

社風：
自分の専門領域＋αが生み出す「合わせ味噌」という技術開発文化があります。異なる得意な分野・技術が組み合わせることで未知のアイディアが生まれる当社。それは、アナログ、デジタル、ソフトウエア、ファームウエアなど各技術者が互いに自身とは違う視点の意見を、セクショナリズムなく自然に行ける風土が可能にしています。それを最大限に生かせるマインドを持った優れたエンジニアがいることも弊社の魅力です。開発するモノにも熱いですが、人にも熱い（関係を大事にする）とも言えると思います。
社内で人とすれ違う時、互いに挨拶を大切にしていることもそんな社風の現れです。
また、社内では『生涯青春プロジェクト』と称し、幅広い年代層が活躍しているのも誇れる風土です。

グループの特徴／魅力：
【新規開発のスピード感・分野にこだわらない事業展開が強み】
『他社のマネではなく、エンドユーザーのデジタルライフを快適にする新しい商品を作り出して行く』をモットーに既存製品に関わらず、新しいユニークな製品の開発、新たな市場創出にこだわっています。
そのためマーケット状況や成長率、消費者のニーズなどを汲み取りいかに製品化していくかが問われる環境です。
新しい製品を生み出していきたい方、市場に新たな視点を与え創出してきたい方を歓迎いたします。

Required Skills

◆経験製品：半導体製品における論理回路設計業務経験
◆経験年数：8年以上
◆経験分野：LSI開発プロジェクト参加及びプロジェクトリーダー経験

＜必須条件＞
・RTL(Verilog)での論理設計
・機能検証
・デジタルブロック、チップ全体のバックエンドコントロール（委託先コントロール）
　①論理合成経験　②STA解析経験　③LSI設計
・実機評価
・仕様書設計

＜あれば尚可＞
・アナログデジタル混在システムLSI設計経験
・FPGAの開発経験
・設計検証の項目立案、実施経験
・プロジェクト内メンバーの指導経験
・SystemC等を使ったシステム設計/検証

◆その他
・技術に興味があり、自主的に学習できる方
・問題発生時に、関連するメンバーと迅速に共有できる展開力
・社内／委託先と連携して業務が遂行できるコミュニケーション能力

＜予定年収＞経験考慮の上応相談(残業手当：有)
＜試用期間＞6ヶ月
最長6カ月。なお試用期間中、賞与の支給はありませんが、その他の給与、待遇等に変更はありません。
＜給与補足＞※予定年収はあくまでも目安の金額であり、選考を通じて上下する可能性があります。
■昇給：年1回
■賞与：年2回（過去実績…5ヶ月）

予定年収はあくまでも目安の金額であり、選考を通じて上下する可能性があります。
月給は固定手当を含めた表記です。

＜待遇・福利厚生＞通勤手当、住居手当、健康保険、厚生年金保険、雇用保険、労災保険、退職金制度
通勤手当：月50,000円まで
住居手当：当社規定による
社会保険：補足事項なし
退職金制度：当社規定による

＜勤務地詳細＞横浜新本社
神奈川県横浜市港北区新横浜2-7-17 KAKiYAビル　4F
・横浜市営地下鉄「新横浜駅」より徒歩7分・JR「新横浜駅」より徒歩7分です。**＜転勤有無＞**無**＜雇用形態＞**正社員 *ただし最長6ヶ月間は試用期間となります。

＜その他補足＞健康保険、厚生年金保険、健康保険、労災完備、産休制度、育児休暇制度、退職金制度、社員持株制度など

＜休日・休暇＞
週休2日制(かつ土日祝日)
有給休暇10日～20日
休日日数124日年末年始休暇、夏季休暇、慶弔休暇、特別休暇など
※同社カレンダーによる

Company Description

社名の由来

当社の社名であります、ディー・クルー（D-CLUE）のDは、Design、Dream、Development、Dynamic 等の語句を表しています。Clue は解決の手がかり、糸口、繋ぐといった意味があり、社名には「設計、開発の手がかり、糸口となり、顧客様とともに目標（夢）に向かってダイナミックに活動していく」との決意がこめられています。

常にこだわりを持つこと

当社は、「ただ作ればよい」ではなく、こだわりをもち続けることがお客様、延いては社会への貢献に繋がると考えている企業です。
エンジニアのこだわりの中から生まれた、世界初のWiMAX用パワーアンプも、そんな製品の一つであり、ほかにも当社にはエンジニアの思いの詰まった製品、技術が数多くあります。

匠の集団として

「匠」の集団である当社では、スキル向上への意欲のある方、新技術・新製品の開発に熱き情熱を注げる方を多く育てて行きたいと思っています。
新卒採用は、「育てる」ことを前提とし、次のような志をお持ちの方を歓迎します。

１．自ら率先、チャレンジする。
　　自ら課題解決や目標達成の方向性を見つけ、周囲と協働し、
　　高い目的意識で最後までやり遂げる。
２．コミュニケーション力を高め、発揮する。
　　経験ない環境や価値観も受け入れ、お客様・チームメンバー
　　とコミュニケーション、協力し、仕事を進める。
３．技術探究心を持ち、高める。
　　プロフェッショナル、「匠」を目指し、情熱を持って、
　　常に専門技術・知識を追求、これを率先活用する。