



【東京/神奈川/埼玉】FPGA設計エンジニア/大手企業様と多数取引があるため、様々な開発案件の経験が積めます！

~大手メーカー取引多数/請負比率が高く技術力が強み~

Job Information

Hiring Company

Seedea Corporation

Job ID

1210836

Industry

Software

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards, Ota-ku

Train Description

Keikyu Airport Line, Tenkubashi Station

Salary

4.5 million yen ~ 7 million yen

Work Hours

9:00 ~ 18:00(休憩60分)

Holidays

完全週休2日制/祝日/年末年始休暇/慶弔休暇、年間休日日数120日以上

Refreshed

June 18th, 2026 08:00

General Requirements

Minimum Experience Level

Over 1 year

Career Level

Mid Career

Minimum English Level

None

Minimum Japanese Level

Native

Minimum Education Level

High-School

Visa Status

Permission to work in Japan required

Job Description

- ・大手企業様と多数取引があるため、様々な開発案件の経験が積めます。
- ・開発案件によっては、社内で設計もしくは在宅勤務可能。
- ・たくさんの技術者を抱えてスピードで回している会社と比べると、規模が小さいからこそ、丁寧にFacetoFaceで対応が可能。
- ・60歳になると条件が揃えば嘱託社員に切り替えて、65歳まで雇用可能（※開発案件によっては年齢問わず雇用/最年

長68歳)

- ・2021年8月に事業拡大のため、本社および東京デザインセンターはオフィス移転。

【仕事内容】

～仕事内容～

- ・仕様書をもとにRTL (Verilog - HDLまたはVHDL) の設計・検証
- ・FPGA (Xilinx、Altera) へ実装及び評価
- ・プラント機器向け設計 (制御、監視システム等)
- ・マイコン周り制御設計
- ・画像処理開発

経験の浅い方は、改修などの補助業務からスタート！

※プラント周り制御機器経験歓迎

※IPコア PCIe、Ether、Memory、AXI - IFの経験歓迎

■対象製品・技術

アナログIC/通信用RF-IC/車載用LSI/産業機器制御用LSI/イメージング機器用LSI/NANDメモリなど

～プロジェクト例～

・次世代車載プラットフォーム / 先端イメージセンサ / IoT環境に向けた高速処理IP / 先進のNAND型フラッシュメモリの開発など ※クライアント先企業である大手メーカーへチーム単位で常駐する為、スムーズな連携が可能です。

・同社はLSI・電気領域に強みがあるため、コロナウイルスの影響によりプロジェクトが減少してしまうといったことはなく、様々なプロジェクトが稼働しております。

■取引企業

ルネサスエレクトロニクス、ソニー、日立、東芝、キヤノン等

大手半導体メーカーが中心です。大手メーカー出身のベテランエンジニアからOJTを受けることができます。

■先輩社員の声

・自身の希望、適性、知識、技術を把握した上で、希望するプロジェクトにアサインをしてもらいやすい環境です。

・2年、3年先の最先端モノづくりに携わることが出来るため、自身の専門性を磨くことができ市場価値を高めながら業務に取り組むことができます。

【勤務地】

東京本社(東京都大田区羽田空港1-1-4羽田イノベーションシティ ZoneK2F)

各線 天空橋駅より徒歩1分

※勤務地はご希望考慮します(東京/神奈川/埼玉)

※転勤なし

【待遇・福利厚生】

・雇用形態：正社員《試用期間》6ヶ月《試用期間の勤務条件》正社員と同じ (6ヶ月後に、正社員登用を検討致します/条件の変更無し)

- ・雇用期間：定めなし
- ・給与 ■年収:450万円～700万円程度
- ・給与形態：固定給制(月給)
- ・給与備考：*残業代別途支給

- ・昇給：年1回(4月)
- ・賞与：年2回(7月・12月)
- ・手当：通勤手当/残業手当/役職手当/赴任手当
- ・各種保険：雇用保険/労災保険/健康保険/厚生年金保険
- ・福利厚生：退職金/慶弔見舞金制度/育児休暇制度/介護休職制度/借り上げ社宅制度
- ・制度面の備考：退職金(勤続年数3年以上)/転居支度金制度/報奨金制度/通勤手当(上限30,000円)

各種保険

【勤務条件・休暇】

- ・就業時間：09:00～18:00(休憩60分)
- ・■時間外勤務あり 時間外勤務の目安・備考:平均20～30時間程度/月
- ・休日休暇：完全週休2日制/祝日/年末年始休暇/慶弔休暇
年間休日日数120日以上

受動喫煙防止のための取り組み：詳細は労働条件通知書にて明示いたします。

Required Skills

■必須スキル

- ・FPGA経験（記述改修などでも可）

■歓迎スキル

- ・FPGA設計及び評価
- ・VerilogHDLまたはVHDLでの設計
- ・電気回路設計
- ・C/C++言語
- ・実機解析の経験

上記、いずれかの使用経験がある方歓迎

スキルに不安を感じている方でも、お気軽にご応募ください！
これまでの経験を生かせる業務をお任せします。

Company Description

モノづくりの戦略パートナーとして

株式会社シーディアは、2004年の創業以来、信頼されるテクノロジーサービスパートナーとして、LSI開発、組込みソフトウェア、ITおよびインフラプロダクトにおけるソリューションを世界中のお客様に提供してきました。企業規模の拡大追及や他社競争ではなく、社員全員が満足と誇りを持って技術努力を追求し、お客様からの期待に応えようという感情と行動を起こすことの積み重ねによって成長をして参りました。

目先の課題だけでなく未だ見ぬ課題に気づき、すべての技術とソリューションにこだわりを持って成長し続けることは、当社だけではなくお客様へ時代に合わせた価値の創造をもたらすものと確信しております。今後もお客様とのパートナーシップを強め、ビジネス戦略をサポートし、成功に導くソリューションを実現して参ります。